

**Tietokoneen rakenne** Luento 6

# Tietokone- aritmetiikka

(Computer Arithmetic)



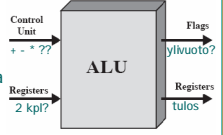
Stallings: Ch 9

- n Kokonaislukuesitys
- n Kokonaislukuaritmetiikka
- n Liukulukuesitys
- n Liukulukuaritmetiikka

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 1

**ALU: Aritmeettis-Looginen Yksikkö**

- n **ALU = Arithmetic Logic Unit**
- n **Suorittava yksikkö, tiedon käsittely**
  - u Kokonaisluku ja liukulukuaritmetiikkaa
  - u Vertailut, sivuttaissiirrot
  - u Bittien kopiointi rekisteristä toiseen
  - u Osoitelaskenta: Hypyt, muistiviitaukset
- n **Input**
  - u Yleensä kaksi operandia sisään
  - u Rekistereistä (ja muistista)
- n **Operatio**
  - u Usein käskyrekisterin perusteella
- n **Output**
  - u Rekisteriin/Muistiin/PSW:hen



(Sta06 Fig 9.1)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 2

**Tietokoneen rakenne**

# Kokonaislukujen esitys

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 3

**Kokonaislukuesitys (Integer Representation)**

- n **Arvo binäärimuodossa, bittijonona**
- n **"Merkin" paino määräytyy paikan mukaan**

$$\begin{aligned}
 57 &= 5 \cdot 10^1 + 7 \cdot 10^0 \\
 &= 32 + 16 + 8 + 1 \\
 &= 1 \cdot 2^5 + 1 \cdot 2^4 + 1 \cdot 2^3 + 0 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 \\
 &= 0011\ 1001 \\
 &= 0x39 \\
 &= 3 \cdot 16^1 + 9 \cdot 16^0 \quad \text{heksadesimaaliesitys}
 \end{aligned}$$

- n **Eniten merkitsevä bitti / vähiten merkitsevä bitti**
  - u MSB, most significant bit
  - u LSB, Least significant bit

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 4

**Kokonaislukuesitys (Integer Representation)**

- n **Entä negatiiviset arvot?**
  - u Etumerkki-suuruus
  - u 2:n komplementtimuoto

$-57 = \underline{0}111\ 1001$   
 $-57 = \underline{1}100\ 0111$

etumerkki

- n **Tietokoneet käyttävät 2:n komplementtia**
  - u Ei erikseen +0 ja -0
  - u Laskuissa ei tarvitse erikseen huomioida etumerkkiä
  - u Vähennyslasku voidaan suorittaa yhteenlaskuna!
  - u Helpompi laitteistolle

$+2 = 0000\ 0010$   
 $+1 = 0000\ 0001$   
 $0 = 0000\ 0000$   
 $-1 = 1111\ 1111$   
 $-2 = 1111\ 1110$

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 5

**2:n komplementti**

- n **Esimerkki**
  - u 8-bittinen esitys, esitä arvo -57

$57 = 0011\ 1001$   
 $1100\ 0110$   
 $1100\ 0110$   
 $\underline{\quad\quad\quad 1}$   
 $1100\ 0111$

itseisarvo

invertoi bitit (1:n komplementti)

lisää 1

2:n komplementtimuoto

Hylkää mahd. ylivuotava bitti

- u Laajentuu helposti esim. 16-bittiseksi

$57 = 0011\ 1001 = 0000\ 0000\ 0011\ 1001$   
 $-57 = 1100\ 0111 = 1111\ 1111\ 1100\ 0111$

sign extension

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 6

### 2:n komplementti

- Arvoalue:**  $-2^{n-1} \dots 2^{n-1} - 1$ 
  - 8 bits:  $-2^7 \dots 2^7 - 1 = -128 \dots 127$
  - 32 bits:  $-2^{31} \dots 2^{31} - 1 = -2\,147\,483\,648 \dots 2\,147\,483\,647$
- Yhteenlaskun ylivuoto helppo havaita**
  - Ei ylivuotoa, jos erimerkkiset yhteenlaskettavat
  - Ylivuoto, jos samanmerkkiset yhteenlaskettavat ja tuloksen merkki eri kuin yhteenlaskettavien merkki

$$\begin{array}{r} 57 = 0011\ 1001 \\ + 80 = 0101\ 0000 \\ \hline 137 = \underline{1000\ 1001} \end{array}$$

Ylivuoto!

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 7

### 2:n komplementti

- Vähennyslasku yhteenlaskuna!**
  - Unohda etumerkki, käsittele etumerkittöminä!
  - Ensin 2:n komplementti vähennettävästä, sitten add
  - Helppo laitteisto

$$\begin{array}{r} -3 = 1101 \\ +1 = 0001 \\ \hline -2 = 1110 \end{array}$$

$$\begin{array}{r} 3 = 0011 \\ 1100 \\ \hline 1101 \end{array}$$

-3 2:n komplementtiesityksessä

- Tarkistus**
  - Tuliko ylivuoto?
  - Merkki = 1, siis negatiivinen
  - ! tseisarvo: invertoi bitit ja lisää 1

(Sta06 Table 9.1)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 8

### Tietokoneen rakenne

# Kokonaisluku- aritmetiikkaa

- Negaatio
- Yhteen/vähennyslasku
- Kertolasku
- Jakolasku

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 9

### Negaatio = 2:n komplementti

- Invertoi kaikki bitit
- lisää 1
- tarkista erikoistilanteet
  - Jätä ylivuotobitti huomiotta
  - Muutuiko merkki?
    - Pienimmälle luvulle ei negatiota
    - Ellei, aiheuta poikkeus

$$\begin{array}{r} -57 = \underline{1100\ 0111} \\ \quad 0011\ 1000 \\ \quad \quad \quad 1 \\ \hline \quad 0011\ 1001 \\ = 57 \end{array}$$

$$\begin{array}{r} -128 = \underline{1000\ 0000} \\ \quad 0111\ 1111 \\ \quad \quad \quad 1 \\ \hline \quad 1000\ 0000 \end{array}$$

- Helppo laitteisto**

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 10

### Yhteenlasku (ja vähennyslasku)

- Normaali binääriyhteenlasku**
  - Jos vähennyslasku, muodosta vähennettävästä ensin komplementti, sitten yhteenlaskuna
- Ylivuotobittistä ei tarvitse välittää**
  - Tarkkaile sensijaan summan merkkiä

1100 = -4	1100 = -4
+1111 = -1	+1011 = -5
11011 = -5	10111 = ?

YLIVUOTO!

(Sta06 Fig 9.6)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 11

### Kokonaislukujen kertolasku

- Binääriluvullakin kuten koulussa opittu**
  - Helppo kertoa 0:lla tai 1:llä
- Laitteistolla?**
  - Monimutkainen
  - Tarjolla useita algoritmeja
- Ylivuoto?**
  - 32 b operandit → tulos 64 b?
- Helppo laitteisto, jos etumerkittömiä**
  - Vain monta yhteenlaskua
  - Tai sivuttaissiirtoa ja yhteenlaskua
    - siirto vasemmalle = kerro 2:lla
    - esim:  $5 * \Rightarrow$  add, shift, shift, add

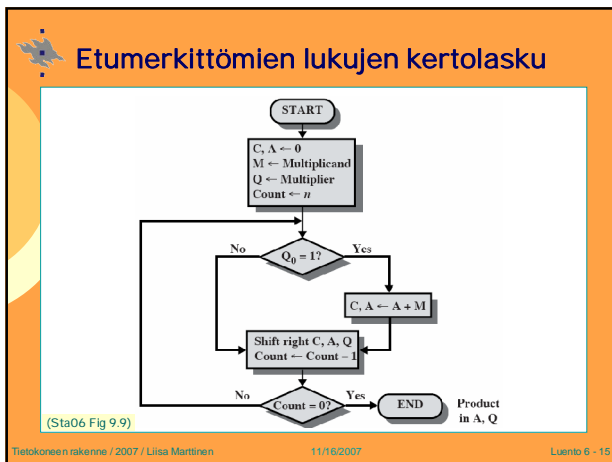
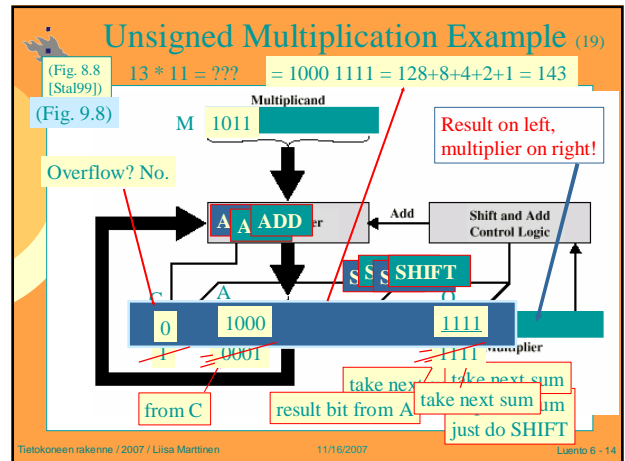
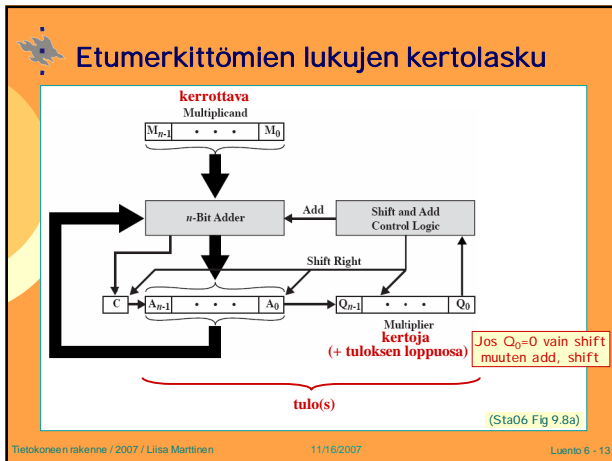
$\begin{array}{r} 1011 \\ \times 1101 \\ \hline 1011 \\ 0000 \\ 1011 \\ 1011 \\ \hline 10001111 \end{array}$	Multiplicand (11) Multiplier (13) Partial products Product (143)
--	---

(Sta06 Fig 9.7)

$2 * 10011 \Rightarrow 100110$

Esimerkki:  $5 * 11$   
 add  $\Rightarrow 1011$   
 shift  $\Rightarrow 10110$   
 shift  $\Rightarrow 101100$   
 add  $\Rightarrow 110111 (= 55)$

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 12



### Etumerkittömien kertolasku [Sta06 Fig 9.8a]

$Q * M = 1101 * 1011 = 1000\ 1111$  eli  $13 * 11 = 143$

C	A	Q	M	
0	0000	1101	1011	Initial Values
0	1011	1101	1011	Add
0	0101	1110	1011	Shift
0	0010	1111	1011	Shift
0	1101	1111	1011	Add
0	0110	1111	1011	Shift
1	0001	1111	1011	Add
0	1000	1111	1011	Shift

(b) Example from Figure 9.7 (product in A, Q) (Sta06 Fig 9.8b)

- ### Negatiivisten kertolasku?
- Ed. algoritmi ei toimi negatiivisille luvuille
  - Voisi tehdä näin
    - muuta operandit positiivisiksi kokonaisluvuiksi
    - käytä ed. algoritmia
    - wtutki operandien merkki, muuta tulos tarvittaessa komplementtimuotoon
  - Parempia ja nopeampia tapoja olemassa

### Boothin Algoritmi

- Huomlo edell. algoritmista
  - Yhteenlasku vain (aina), kun kertojassa esiintyy 1
- Boothin algoritmin idea (tehostus)
  - Yhdistä vierekkäiset 1:set yhdeksi kontäksi
  - Tee kontälle yksi yhteenlasku ja yksi vähennyslasku
  - Esim.  $7 * x = 8 * x + (-x)$
  - $111 * x = 1000 * x + (-x) =$   
add, shift, shift, shift, complement, add  
(todellisuudessa päinvastainen järjestys, vähennyslasku ensin)

$5 * 7 = 0101 * 0111 = 0101 * (1000-0001)$

$00101000\ 40$   
 $11111011\ -5$   
 $100100011 = 35$

Toimii 2:n komplementtimuodoille, myös negatiivisille!

### Boothin Algoritmi

(Sta06 Fig 9.12)

10 = kontta alkoi  
11 = kontta jatkuu  
01 = kontta loppui

Arithmetic Shift Right:  
= täytä etumerkillä

```

1000 1000
 1100 0100
  
```

Miksi toimii?  
 $M^*(01111111) = 2^7 - 1$   
 $M^*(00011110) = 2^5 \cdot 2^1$   
 $M^*(01111010) = 2^7 - 2^3 + 2^2 \cdot 2^1$

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 19

### Booth's Algorithm for Twos Complement Multiplication

(Fig. 8.12 [Stal99])  
Fig. 9.12

(a) Block Diagram

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 20

### Booth's Algorithm Example (15)

7 \* 3 = ?  
= 0001 0101 = 21

Multiplicand M: 0111

Fig. 9.12 [Sta06]

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 21

### Boothin Algoritmi, esim.

Sta06 Fig 9.12

$Q * M = 0011 * 0111 = 0001 0101$  eli  $3 * 7 = 21$

A	Q	Q <sub>-1</sub>	M	Initial Values
0000	0011	0	0111	Initial Values
1001	0011	0	0111	A ← A - M } First Cycle
1100	1001	1	0111	
1110	0100	1	0111	Shift } Second Cycle
0101	0100	1	0111	A ← A + M } Third Cycle
0010	1010	0	0111	
0001	0101	0	0111	Shift } Fourth Cycle

(Sta06 Fig 9.13)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 22

### Kokonaislukujen jakolasku (6)

Binääriluvullakin kuten koulussa opittu

- Helppo: osamäärään tulee vain 0:ia ja 1:siä

osamäärä jaettava

jako-jäännös

Laittelstoteutus vastaavasti kuin kertolaskussa

- Siirto vasemmalle = uusi numero mukaan

(Sta06 Fig 9.15)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 23

### Kokonaislukujen jakolasku

Toimii positiivisilla luvulla, negatiivisille lisävirittelyjä

Ks. tarkemmin kirjan esimerkki Fig 9.17 [Sta06]

arvaa, että seuraava tuloksen bitti on 1

arvaus meni pieleen, palauta A ennalleen ja ota uusi numero "alas"

Quotient in Q  
Remainder in A

(Sta06 Fig 9.16)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 24

### Esimerkki: kahden komplementin jakolasku

Jakolasku: 7/3 A+ Q = 7 = 0000 0111 M = 3 = 0011

A	Q	
0000	0111	initial value
0000	1110	shift left
1101		subtract M
0000	1110	restore
0001	1100	shift left
1110		subtract M
0001	1100	restore
0011	1000	shift left
0000		subtract M
0000	1001	set $Q_n = 1$
0001	0010	shift
1110		subtract M
0001	0010	restore

Subtract M = Add (-M)  
-M = -3 = 1101

Ensin kokeillaan, onnistuuko jako eli vähennetään ja tutkitaan muuttuuko A:n etumerkki vähennyksen jälkeen. Jos muuttuu, niin vähennys peruutetaan.

Toistetaan, niin monta kertaa kuin Q:ssa on bittejä.

Jos vähennys onnistuu,  $Q_n = 1$

Q = quotient = 2  
A = remainder = 1

Sta06 Fig 9.17 a

### Tietokoneen rakenne

# Liukulukuesitys

### Liukulukuesitys

- Merkitsevät numerot ja suuruusluokka
- Normeerattu muoto
  - pistettä edeltävä numero > 0

$-0.000\ 000\ 000\ 123 = -1.23 * 10^{-10}$

$0.123 = +1.23 * 10^{-1}$

$123.0 = +1.23 * 10^2$

$123\ 000\ 000\ 000\ 000 = +1.23 * 10^{14}$

### IEEE 754 Liukulukuformaattit

Parameter	Single	Single Extended	Double	Double Extended
Word width (bits)	32	≥ 43	64	≥ 79
Exponent width (bits)	8	≥ 11	11	≥ 15
Exponent bias	127	unspecified	1023	unspecified
Maximum exponent	127	≥ 1023	1023	≥ 16383
Minimum exponent	-126	≤ -1022	-1022	≤ -16382
Number range (base 10)	$10^{-38}, 10^{+38}$	unspecified	$10^{-308}, 10^{+308}$	unspecified
Significand width (bits)*	23	≥ 31	52	≥ 63
Number of exponents	254	unspecified	2046	unspecified
Number of fractions	$2^{23}$	unspecified	$2^{52}$	unspecified
Number of values	$1.98 * 2^{31}$	unspecified	$1.99 * 2^{63}$	unspecified

\* not including implied bit

(Sta06 Table 9.3)

### 32-bittinen liukulukuesitys

- 1 b etumerkille
  - 1 = "-", 0 = "+"
- 8 b exponentille
  - Ei erikseen etumerkkiä, vaan erillinen nollassa (bias)
  - Esim. Exp=5 g talleta 127+5, Exp=-5 g talleta 127-5
- 23 b mantissalle (significant)
  - Normeeratussa muodossa binääripistettä edeltävä numero aina 1, ei talleteta (piilobitti, Zuse Z3 1939)
- Binäärimuodossa esitetyn liukuluvun arvo
 
$$-1 \text{ Sign} * 1. \text{Mantissa} * 2^{\text{Exponent}-127}$$

### Esimerkkejä

$23.0 = +10111.0 * 2^0 = +1.0111 * 2^4 = ?$

127+4=131

0	1000 0011	011 1000 0000 0000 0000 0000
sign	exponent	mantissa

$1.0 = +1.0000 * 2^0 = ?$

0+127 = 127

0	0111 1111	000 0000 0000 0000 0000 0000
sign	exponent	mantissa

### Esimerkkejä

0	1000 0000	111 1000 0000 0000 0000 0000
sign	exponent	mantissa

$X = ?$       $X = (-1)^0 * 1.1111_2 * 2^{(128-127)}$   
 $= 1.1111_2 * 2$   
 $= (1 + 1/2 + 1/4 + 1/8 + 1/16) * 2$   
 $= (1 + 0.5 + 0.25 + 0.125 + 0.0625) * 2$   
 $= 1.9375 * 2 = 3.875$

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 31

### Liukulukujen tarkkuudesta (32b)

**Arvoalue**  
 u 8 b eksponentti  $\varnothing 2^{-126} \dots 2^{127} \sim -10^{-38} \dots 10^{38}$   
**Tarkkuus**  
 u 24 b mantissa  $\varnothing 2^{24} \sim 1.7 * 10^{-7} \sim 6$  desimaalia  
 u Parempi tarkkuus pienille luvuille ilman normalisointia

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 32

### IEEE 754 Erityismerkitykset

	Single Precision (32 bits)			
	Sign	Biased exponent	Fraction	Value
positive zero	0	0	0	0
negative zero	1	0	0	-0
plus infinity	0	255 (all 1s)	0	$\infty$
minus infinity	1	255 (all 1s)	0	$-\infty$
quiet NaN	0 or 1	255 (all 1s)	$\neq 0$	NaN
signaling NaN	0 or 1	255 (all 1s)	$\neq 0$	NaN
positive normalized nonzero	0	$0 < e < 255$	f	$2^{e-127}(1.f)$
negative normalized nonzero	1	$0 < e < 255$	f	$-2^{e-127}(1.f)$
positive denormalized	0	0	$f \neq 0$	$2^{e-126}(0.f)$
negative denormalized	1	0	$f \neq 0$	$-2^{e-126}(0.f)$

Not a Number     Double Precision vastaavasti  
 (Sta06 Table 9.4)

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 33

### NaN: Not a Number

Operation	Quiet NaN Produced by	
Any	Any operation on a signaling NaN	
Add or subtract	Magnitude subtraction of infinities: $(+\infty) + (-\infty)$ $(-\infty) + (+\infty)$ $(+\infty) - (+\infty)$ $(-\infty) - (-\infty)$	
	Multiply	$0 \times \infty$
	Division	$\frac{0}{0}$ or $\frac{\infty}{\infty}$
	Remainder	$x \text{ REM } 0$ or $\infty \text{ REM } y$
Square root	$\sqrt{x}$ where $x < 0$	

(Sta06 Table 9.6)

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 34

### Tietokoneen rakenne

## Liukulukuaritmetiikka

- n IEEE-754 Standardi
- n Yhteen/vähennyslasku
- n Kertolasku
- n Jakolasku

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 35

### Liukulukuaritmetiikka

- n **Laskentaa varten leveämpiä työrekistereitä**
  - u Guard bits
  - u Enemmän merkitseviä bittejä mm. mantissalle
  - u Käytetään myös normeeraamattomia muotoja
- n **Yhteen- ja vähennyslasku**
  - u Enemmän välivaiheita kuin kerto/jakolaskussa
  - u Operandeille ensin sama eksponentti
    - § Pienemmän eksponentin omaavan normeeraus "purettava"
      - tarkkuutta ja siis tietoa häviää
  - u Tulos voi vaatia normeerauksen
- n **Kerto- ja jakolasku**
  - u Mantissa ja eksponentti käsiteltävä erikseen

Tietokoneen rakenne / 2007 / Liisa Marttinen     11/16/2007     Luento 6 - 36

### Liukulukuaritmietikka

Floating Point Numbers	Arithmetic Operations
$X = X_s \times B^{X_E}$	$X + Y = (X_s \times B^{X_E - Y_E} + Y_s) \times B^{Y_E}$ $X - Y = (X_s \times B^{X_E - Y_E} - Y_s) \times B^{Y_E}$ $X_E \leq Y_E$
$Y = Y_s \times B^{Y_E}$	
	$X \times Y = (X_s \times Y_s) \times B^{X_E + Y_E}$
	$\frac{X}{Y} = \left(\frac{X_s}{Y_s}\right) \times B^{X_E - Y_E}$

$X = 0.3 \times 10^2 = 30$   
 $Y = 0.2 \times 10^3 = 200$  (Sta06 Table 9.5)

$X + Y = (0.3 \times 10^2 + 0.2) \times 10^3 = 0.23 \times 10^3 = 230$   
 $X - Y = (0.3 \times 10^2 - 0.2) \times 10^3 = (-0.17) \times 10^3 = -170$   
 $X \times Y = (0.3 \times 0.2) \times 10^{2+3} = 0.06 \times 10^5 = 6000$   
 $X \div Y = (0.3 \div 0.2) \times 10^{2-3} = 1.5 \times 10^{-1} = 0.15$

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 37

### Yhteen- ja vähennyslasku

Pienempi operandi havisi kokonaan!

(Sta06 Fig 9.22)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 38

### Erikoistilanteita

- Ekspontin yllvuoto** (Hyvin suuri luku)
  - Arvoksi  $\infty$  tai  $-\infty$  vai ohjelmitava optio
  - Aiheuta poikkeus
- Ekspontin alivuoto** (Olemattoman pieni luku)
  - Arvoksi 0 (tai aiheuta poikkeus) ohjelmitava optio
- Mantissan yllvuoto**
  - Yhteenlaskun tuloksena mantissa, jossa binääripisteen edellä useita numeroita
  - Normeeraa!
- Mantissan alivuoto**
  - Yhteiseen eksponenttiin siirtyminen voi aiheuttaa merkitsevien bittien katoamista (entä, jos kaikki merkitsevät menee?)
  - Pyöristä?

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 39

### Pyöristys

- Esimerkki**
  - Arvo neljän desimaalin tarkkuudella 3.1234, -4.5678
  - Esittämiseen käytössä vain 3 desimaalia
- Normaalien pyöristyssääntöjen mukaan 3.123, -4.568
- Aina  $\infty$  kohti (ylöspäin) 3.124, -4.567
- Aina  $-\infty$  kohti (alaspäin) 3.123, -4.568
- Aina 0 kohti 3.123, -4.567

**Esim. Intel Itanium -laitteisto tukee näitä kaikkia**

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 40

### Kertolasku

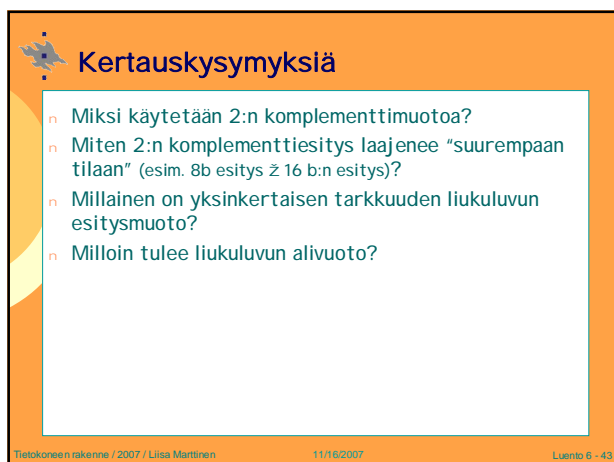
(Sta06 Fig 9.23)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 41

### Jakolasku

(Sta06 Fig 9.24)

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 42



### Kertauskysymyksiä

- n Miksi käytetään 2:n komplementtimuotoa?
- n Miten 2:n komplementtiesitys laajenee "suurempaan tilaan" (esim. 8b esitys  $\rightarrow$  16 b:n esitys)?
- n Millainen on yksinkertaisen tarkkuuden liukuluvun esitysmuoto?
- n Milloin tulee liukuluvun alivuoto?

Tietokoneen rakenne / 2007 / Liisa Marttinen 11/16/2007 Luento 6 - 43