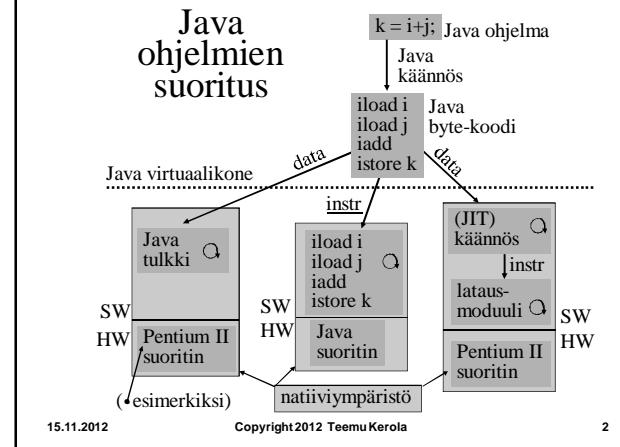


Luento 10 (verkkoluento 11) Tulkinta ja emulointi

Java ohjelman suoritus
Tavukoodi
JVM
Tulkinta
Java-suoritin
Käännös ja JIT-käännös



Java virtuaalikone (JVM)

- Hypoteettinen suoritin, toteutus eri tavoilla
- Geneerinen, sitä on ”helppo” simuloida kaikilla todellisilla suorittimilla
 - käännökseen tai tulkitsemiseen perustuva suoritus
- Useita sääkeitä (thread) voi olla ”samanaikaisesti” suorituksessa
- Tietorakenteet
 - mm. virtuaalikoneen suorittimen ”rekisterit”
 - luodaan JVM:n käynnistämisen yhteydessä
- Käskyt
 - virtuaalikoneen suorittimen konekäskyt
 - 226 käskyä á 32 bittiä

15.11.2012

Copyright 2012 Teemu Kerola

3

JVM:n tietorakenteet

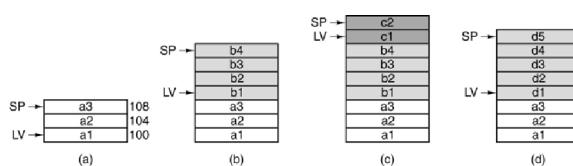
- JVM pino** [Figs 4-8, 4-9, 4-10 [Tane10]]
 - kuten tavallinen AT-pino
 - koostuu useista *kehysistä* (frames)
 - (vrt. aktivointitietue) ja operandipinosta
 - käytö: kehysille *ainoastaan* push/pop operaatiot, operandipinon alkioille myös push/pop
 - ei tarvita yhtenäistä muistialuetta
 - allokoidaan keosta (heap)
 - toteutuksesta riippuen rajallinen tai dynaamisesti laajennettavissa
 - tila loppu ⇒ StackOverflowError, OutOfMemoryError

15.11.2012

Copyright 2012 Teemu Kerola

4

Fig 4-9 [Tane10]. Stacks (1)



Use of a stack for storing local variables.

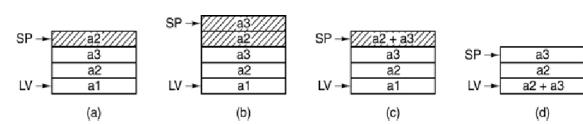
- While A is active.
- After A calls B.
- After B calls C.
- After C and B return and A calls D.

15.11.2012

Copyright 2012 Teemu Kerola

Keskustele 5

Fig 4-10 [Tane10]. Stacks (2)



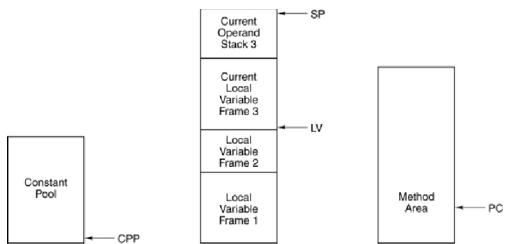
Use of an operand stack for doing an arithmetic computation.

15.11.2012

Copyright 2012 Teemu Kerola

6

Fig 4-10 [Tane10]



The various parts of the IJVM memory.

15.11.2012

Copyright 2012 Teemu Kerola

7

JVM:n tietorakenteet (jatkuu)**• JVM keko (JVM heap)**

- yhteinen kaikille saman virtuaalikoneen säikeille
- automaattinen roskienkeruu (garbage collector)
 - ei-käytössä (implisiittisesti "vapautettu") oleva muistalue palautetaan uusiokäyttöön (vapaaksi)
 - ei tarvita erikseen *free* operaatiota Java ohjelmassa
 - voi hidastaa suoritusta milloin vain (ongelma?)
- toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
- ei tarvitse muodostaa yhtenäistä muistaluetta natiivijärjestelmän keossa
- tila loppu ⇒ OutOfMemoryError

15.11.2012

Copyright 2012 Teemu Kerola

8

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- **JVM metodialue (JVM Method Area)**
 - yhteinen kaikille JVM säikeille
 - vastaa tavallista käänräjän tuottamaa koodisegmenttiä
 - loogisesti osa JVM kekoa
 - toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
 - tila loppu ⇒ OutOfMemoryError

15.11.2012

Copyright 2012 Teemu Kerola

9

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- Javan suoritusaiainen vakioallas (runtime constant pool)
 - joka luokalle (class) ja liittymälle (interface)
 - suoritusaiainen esitystapa tiedoston *class constant_pool*-taulukolle
 - vastaa vähän tavallista symbolitaulua
 - useita erilaisia vakioita (käännösaikaiset literaalit, suor. aikana ratkottavat attribuutit, ...)
 - talletetaan JVM metodialueelle
 - tila loppu ⇒ OutOfMemoryError

15.11.2012

Copyright 2012 Teemu Kerola

10

JVM:n tietorakenteet (jatkuu)

- **Natiivimetodien pino** (Native Method Stacks)
 - toteutus voi käyttää tavallisia pinoja ("C stacks") sellaisten natiivimetodien tukena, joita ei ole kirjoitettu Javalla
 - käytetään myös Java tulkin toteutuksessa
 - ei JVM toteutuksissa, joissa ei natiivimетодей
 - toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
 - tila loppu ⇒ StackOverflowError, OutOfMemoryError

15.11.2012

Copyright 2012 Teemu Kerola

11

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- **JVM rekisterit**
 - PC osoittaa johonkin JVM metodialueelle
 - CPP osoittaa vakioaltaaseen
 - LV on paikallisten muuttujien kantaosoite (vähän kuten FP ttk-91:ssä)
 - SP osoittaa JVM operandipinon huipulle
 - kaikki rekisterit implisiittisiä, niitä ei erikseen nimetä JVM konekäskyissä

15.11.2012

Copyright 2012 Teemu Kerola

12

JVM:n tietorakenteet (jatkuu)

ks. Figs 4-12, 4-13 [Tane10]

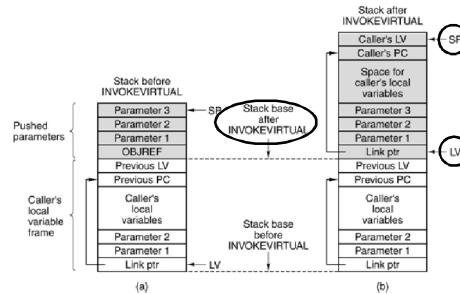
- JVM kehys** (frame, raami)
 - talletetaan JVM pinoon, luodaan metodin kutsun yhteydessä, vapautetaan metodista poistuttaessa
 - paikalliset muuttujat
 - parametrit, paluuarvo ja välitulokset
 - dynaamisen linkityksen toteutusväline
 - keskeytysten toteutusväline

15.11.2012

Copyright 2012 Teemu Kerola

13

Tane10 Fig 4-12
The IJVM Instruction Set (2)



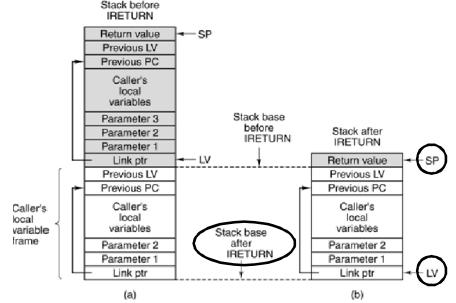
- Memory before executing INVOKEVIRTUAL.
- After executing it.

15.11.2012

Copyright 2012 Teemu Kerola

14

Fig 4-12 [Tane10]
The IJVM Instruction Set (3)



- Memory before executing IRETURN.
- After executing it.

15.11.2012

Copyright 2012 Teemu Kerola

15

JVM kehyksen data (1)

- Paikalliset muuttujat sisältävä taulukko
 - viittaukset indeksituina (0, 1, 2, ...) rekisterin LV suhteeseen
 - indeksit sanoina
 - kaksi sanaa vaativia muuttuja (long, double) sijoitetaan kahteen peräkkäiseen (32 bittiseen) sanaan
 - big-endian talletus
- Parametrit, paluuarvon ja välitulokset sisältävä operandipino
 - SP osoittaa pinon huipulle
 - pinoarkkitehtuuri (vs. rekisteriarkkitehtuuri)

ks. Fig. 4-13 [Tane10]

15.11.2012

Copyright 2012 Teemu Kerola

16

JVM:n tiedon osoitusmoodit (4)

- Välitön operandi **iINC 2(34)** Java: `xLoc += 34;`
- Indeksoitu **iINC(2)34** teholinen muistiosoitte (LV) + 2
- Pino-osoitus **iADD** Java: `a1 = a2+a3;`
 - ks. Fig. 4-9 [Tane99]
- Taulukko-osoitus pinon kautta
 - aLOAD 1 iLOAD 2 iALOAD iSTORE 3** Korvaa pinon pinnalla olevat taulukon alkiosoite ja indeksi k.o. taulukon alkiolla Java: `a = T[i];`

15.11.2012

Copyright 2012 Teemu Kerola

Keskustele 17

JVM käskyt

- Peruslaskutoimitukset
 - add, sub, mul, div, rem, neg
- Boolean
 - and, or, xor, shl, shr, ushr
- Pinon hallinta
 - dup, pop, swap, tauluk. luonti, esitystavan muutokset
- Load/Store
 - load, aload, store, astore, push-käskyt
- Vertailut
- Kontrollinsiirrot
- Muut

ks. Fig. 4-11 [Tane06]

15.11.2012

Copyright 2012 Teemu Kerola

18

Fig 4-11 [Tane10]
The IJVM Instruction Set (1)

Hex	Mnemonic	Meaning
0x10	BIPUSH byte	Push byte onto stack
0x59	DUP	Copy top word on stack and push onto stack
0xA7	GOTO offset	Unconditional branch
0xB0	IADD	Pop two words from stack; push their sum
0x7E	IAND	Pop two words from stack; push Boolean AND
0x99	IFEQ offset	Pop word from stack and branch if it is zero
0x9B	IFLT offset	Pop word from stack and branch if it is less than zero
0x9F	IF_JCMPEQ offset	Pop two words from stack; branch if equal
0x84	INC varnum const	Add a constant to a local variable
0x15	ILoad varnum	Push local variable onto stack
0xB6	INVOKEVIRTUAL disp	Invoke a method
0x80	IOR	Pop two words from stack; push Boolean OR
0xAC	IRETURN	Return from method with integer value
0x96	ISTORE varnum	Pop word from stack and store in local variable
0xd4	ISUB	Pop two words from stack; push their difference
0x13	LDC_W index	Push constant from constant pool onto stack
0x00	NOP	Do nothing
0x57	POP	Delete word on top of stack
0x5F	SWAP	Swap the two top words on the stack
0xC4	WIDE	Prefix instruction; next instruction has a 16-bit index

The IJVM instruction set. The operands *byte*, *const*, and *varnum* are 1 byte. The operands *disp*, *index*, and *offset* are 2 bytes.

Copyright 2012 Teemu Kerola

Keskustele 19

15.11.2012

Fig 4-11 [Tane10], Compiling Java to IJVM (1)

i = j + k; if (i == 3) k = 0; else j = j - 1;	1 ILOAD j 2 ILOAD k 3 IADD 4 ISTORE i	// i = j + k // if (i == 3) // if (j == 2)	0x15 0x02 0x15 0x03 0x60 0x36 0x01 0x15 0x01 0x15 0x03 0x9F 0x00 0x0D 0x15 0x02 0x10 0x01 0x64 0x36 0x02 0xA7 0x00 0x07 0x10 0x00 0x36 0x03
	5 ILOAD i 6 BIPUSH 3 7 IF_JCMPEQ L1	// j = j - 1	0x15 0x02 0x10 0x01 0x64 0x36 0x02 0xA7 0x00 0x07 0x10 0x00 0x36 0x03
	8 ILOAD j 9 BIPUSH 1 10 ISUB 11 ISTORE j 12 GOTO L2		
	13 L1: BIPUSH 0 14 ISTORE k 15 L2:	// k = 0	

(a)

(b)

(c)

a) A Java fragment.

b) The corresponding Java assembly language.

c) The IJVM program in hexadecimal.

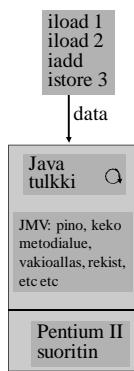
Copyright 2012 Teemu Kerola

20

15.11.2012

Java tulkki

- Emuloi JVM konekielen käskyjä (byte-koodia)
- Yksi (byte-koodi) käsky kerrallaan
- JVM rekisterit ja muistialueet emuloitu tulkin tietorakenteina muistissa
 - vrt. KOKSI ja TTK-91
- Hidasta, mutta joustavaa



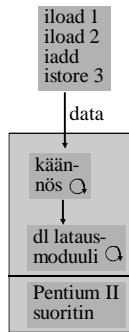
15.11.2012

Copyright 2012 Teemu Kerola

21

Käännös natiivikoneelle

- (a) Käännetään tavukoodi suoraan natiivikoneen konekielle ja suoritetaan se normaalina ohjelman tapaan
- (b) Käännetään tavukoodi ensin korkean tason kielelle (esim C), joka sitten käänetään natiivikoneen konekielle
 - alkuosa riittää tehdä kerran
 - loppuosa on jo valmiina yleensä
- Ongelma: ei dynaamista linkitystä

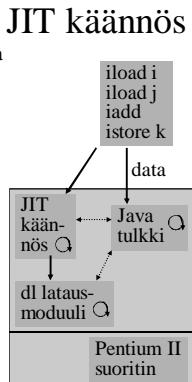


15.11.2012

Copyright 2012 Teemu Kerola

22

- JIT = Just-in-Time
- Emulointi ja/tai käännös tilanteesta riippuen
- Käännä luokka natiivikonekielle dynaamisesti linkitettäväksi moduuliksi, mutta vasta juuri ennen luokan metodin kutsua
- Tarvitaan paljon muistia
- Voi hidastaa suoritusta, jos käännöksseen menee enemmän aikaa kuin tulkitsemiseen
 - käännös vasta 2. kutsukerralla?
- JVM rekisterit ja muistialueet emuloitu tulkin tietorakenteina, joita natiivikoodi myös käyttää



15.11.2012

Copyright 2012 Teemu Kerola

23

Java suoritin: Sun PicoJAVA II

- Suorittimen määritellyt, jonka mukaisessa koneessa byte-koodi -muodossa olevia ohjelmia voidaan sellaisenaan suorittaa
- Valinnainen välimuisti ja liukulukusuoritin
- Kaikki 226 JVM konekäskyä
 - jotkut käskyt toteutettu aliohjelmissä, jotka aktivoidaan keskeytyskäsittelemekäisen avulla
- Myös 115 muuta konekäskyä käyttöjärjestelmän ja muiden ohjelmointikielten toteuttamiseksi

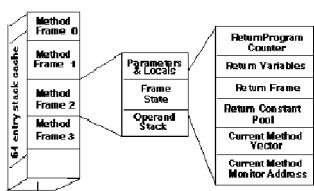
15.11.2012

Copyright 2012 Teemu Kerola

24

PicoJAVA II pino

- 64 (välimuisti-) laiterekisteriä
 - JVM pinon huipun talletukseen
 - loput JVM pinosta muistissa



Shawn Lauzon,
Survey of the JavaChip

15.11.2012

Copyright 2012 Teemu Kerola

25

PicoJAVA II rekisterit

- 25 rekisteriä á 32 bittiä
 - PC, LV, CPP, SP (pino kasvaa alaspiin)
 - OPLIM alaraja SP:lle; alitus aiheuttaa keskeytyksen
 - FRAME osoittaa paikallisten muuttujatalukon jälkeen talletettuun metodin paluuosoitteeseen
 - PSW (tilarekisteri)
 - rekisteri, joka kertoo pinon välimuistirekistereiden tämänhetkisen käytön
 - 4 rekisteriä keskeytysten ja break-pointien käsittelyyn
 - 4 rekisteriä säikeiden hallintaan
 - 4 rekisteriä C ja C++ ohjelmien toteutukseen
 - 2 rajarekisteriä sallitun muistialueen rajoittamiseen
 - suorittimen version numero ja konfiguraatiorekisterit

15.11.2012

Copyright 2012 Teemu Kerola

26

PicoJAVA ylim. käskyt

- Read/write ylimääriäisille rekistereille
- Osoittimien manipulointikäskyt
 - mitä tahansa muistialuetta voidaan suoraan lukea/kirjoittaa
 - tarvitaan C/C++ varten
- C/C++ aliohjelmien kutsu ja paluukäskyt
- Natiivi HW manipulointi
 - tyhjennä välimuisti (osittain? kokonaan?), ...
- Muut käskyt
 - power on/off, ...

15.11.2012

Copyright 2012 Teemu Kerola

27

PicoJAVA toteutuksia (2)

- Sun microJAVA 701
 - valinnainen välimuisti
 - oma muistiväylä
 - PCI väylä muille laitteille
 - 16 ohjelmoitavaa I/O johdinta
 - näppäimet, LEDit, ...
 - 3 ohjelmoitavaa ajastinta (⇒ kellolaitekeskeytykset)
 - suunnattu halpoihin kannettaviin laitteisiin (kämmenmikro, PDA - Personal Digital Assistant)
- Sun ultraJAVA
 - nopeampi, parempi, kalliimpi, ...
 - suunnattu grafiikka- ja multimediasovelluksiin

15.11.2012

Copyright 2012 Teemu Kerola

28

Muita Java-suorittimia

- JEM (Rockwell Collins)
- PSC1000 (Patriot Scientific)
 - dSys (Saksa), lääketieteellisiä laitteita
- MJ501 (LG Semicon)
 - TV, älykortit
- JSR-001, Real-Time Specification for Java (Java Community Process, "Sun Microsystems")
 - aJile: aj-80, aj-100, älykkääät liikkuvat laitteet



15.11.2012

Copyright 2012 Teemu Kerola

29

Sun MAJC

- MAJC - Microprocessor Architecture for Java Computing
 - suoritinarkkitehtuurin määrittely
 - tavoitteena suuri nopeus Java, C ja C++ sovelluksille
 - suunnattu multimediasovelluksiin verkossa
 - tukee hyvin JIT-käänöstä

15.11.2012

Copyright 2012 Teemu Kerola

30

MAJC toteutus: MAJC 5200

- 1-4 suoritinta (2 suorittimen lastu, v. 1999)
- Useiden (peräkkäin kutsuttavien) metodien samanaikainen suoritus eri suorittimilla
 - ennakoivalle (speculative) suoritukselle oma kasa
 - peruuutus (rollback), jos ennakoitu suoritus meni pieleen
- 4 säätettä suorituksessa per suoritin
 - sääkeen vaihto nopeampaa kuin muistista luku!
 - laiterekisterit 4:lle säikeelle! (hyper-threaded processor)
 - välimuistin huden aikana suoritetaan muita säikeitä
- VLIW arkkitehtuuri – 4 konekäskyä samanaikaisesti
- Suunnattu interaktiiviseen TV:hen, virtuaalitodellisuussovelluksiin, ...

15.11.2012

Copyright 2012 Teemu Kerola

31

15.11.2012

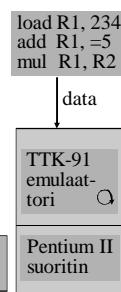
Copyright 2012 Teemu Kerola

32

TTK-91 Emulointi

- TTK-91 konekielen emulointi
- Titokoneen komponentti
- Yksi käsky kerrallaan
- TTK-91 koneen rekisterit ja muisti emuloitu tulkin (Titokone) tietorakenteina

ks. simulaattorin koodi, proj. Titokone:



15.11.2012

Copyright 2012 Teemu Kerola

Keskustele 33

-- Luennon 10 loppu --

- Välimuisti (1965, Maurice Wilkes)
 - IBM S/360 Model 85
 - 1968
 - 256 lohkoa à 64 tavua



15.11.2012

Copyright 2012 Teemu Kerola

34

