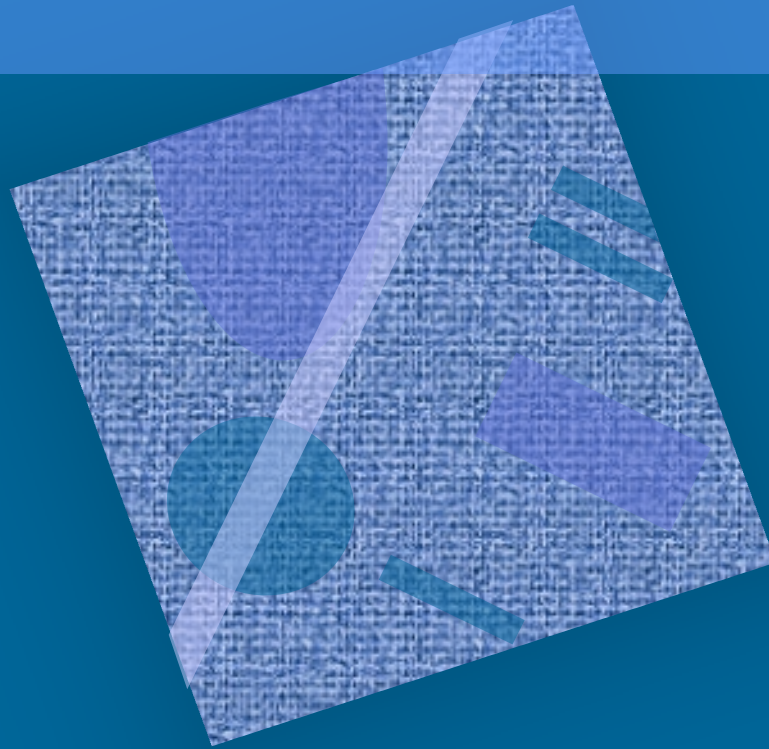


Luento 10 (verkkoluento 11)

Tulkinta ja emulointi



Java ohjelman suoritus

Tavukoodi

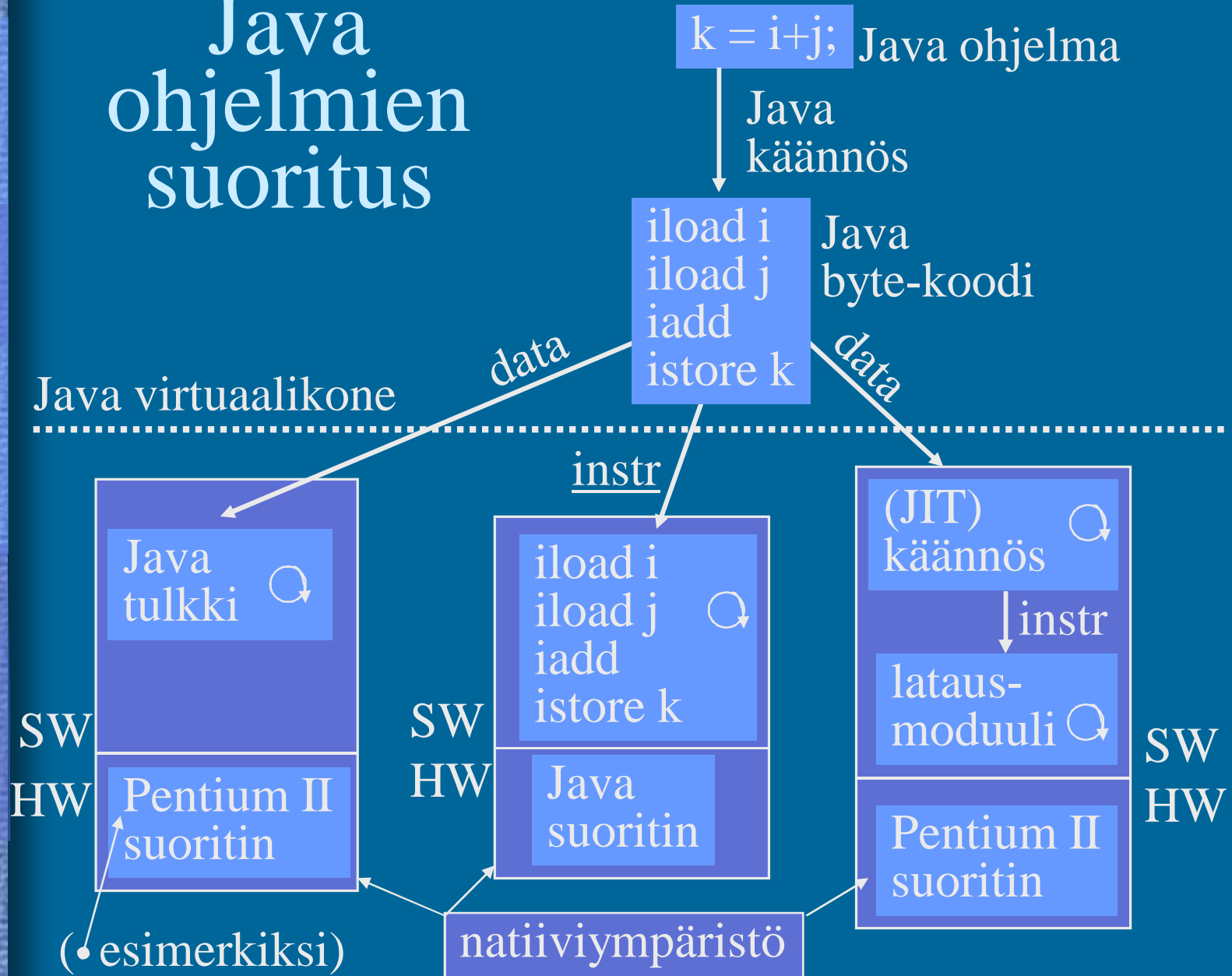
JVM

Tulkinta

Java-suoritin

Käännös ja JIT-käännös

Java ohjelmien suoritus



Java virtuaalikone (JVM)

- Hypoteettinen suoritin, toteutus eri tavoilla
- Geneerinen, sitä on ”helppo” simuloida kaikilla todellisilla suorittimilla
 - käännökseen tai tulkitsemiseen perustuva suoritus
- Useita säikeitä (thread) voi olla ”samanaikaisesti” suorituksessa
- Tietorakenteet
 - mm. virtuaalikoneen suorittimen ”rekisterit”
 - luodaan JVM:n käynnistämisen yhteydessä
- Käskyt
 - virtuaalikoneen suorittimen konekäskyt
 - 226 käskyä á 32 bittiä

JVM:n tietorakenteet

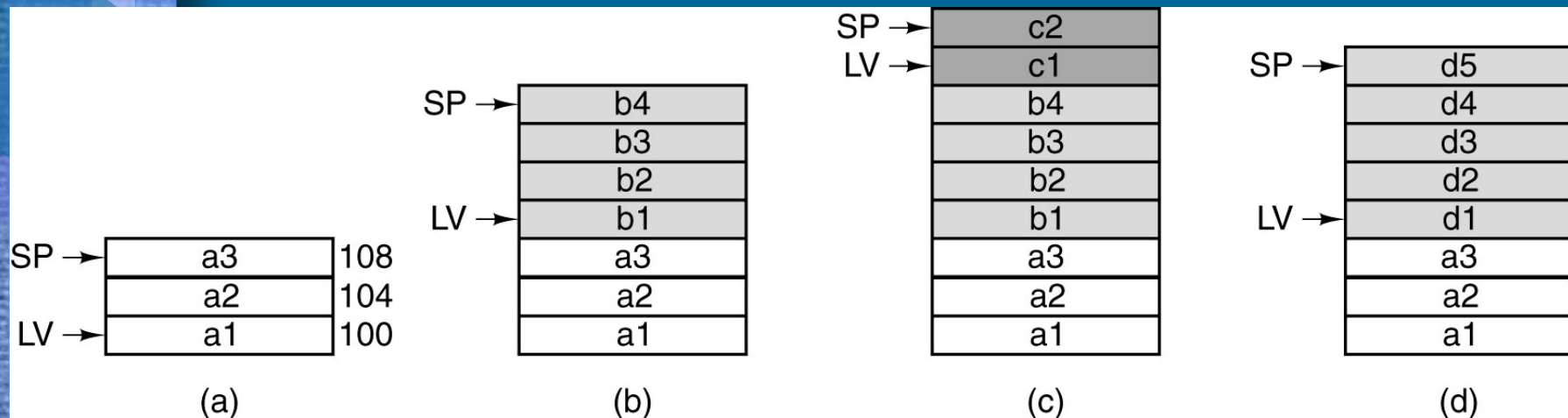
- JVM pino

Figs 4-8, 4-9, 4-10 [Tane10]

- kuten tavallinen AT-pino
- koostuu useista *kehyksistä* (frames) (vrt. aktivointitietue) ja operandipinosta
- käyttö: kehyksille ainoastaan push/pop operaatiot, operandipinon alkioille myös push/pop
- ei tarvita yhtenäistä muistialuetta
- allokoidaan keosta (heap)
- toteutuksesta riippuen rajallinen tai dynaamisesti laajennettavissa
- tila loppu \Rightarrow StackOverflowError, OutOfMemoryError

<http://java.sun.com/docs/books/vmspec/2nd-edition/html/VMSpecTOC.doc.html>

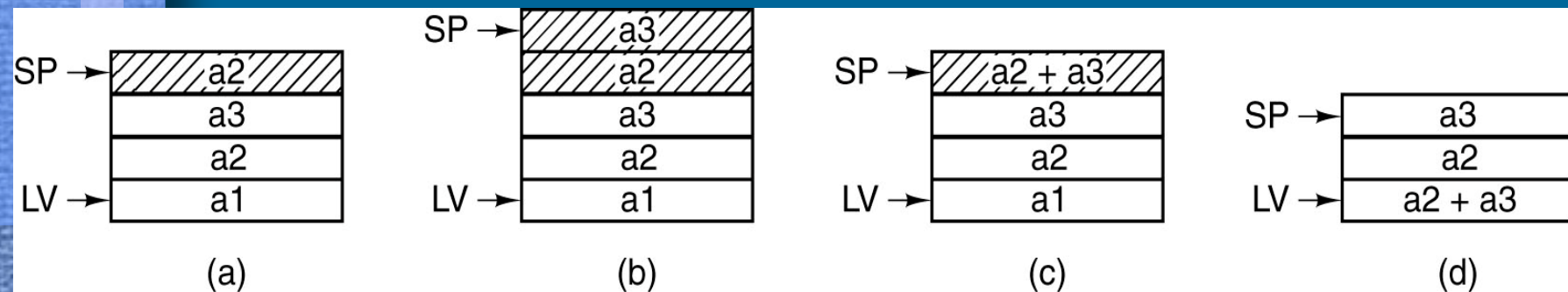
Fig 4-9 [Tane10]. Stacks (1)



Use of a stack for storing local variables.

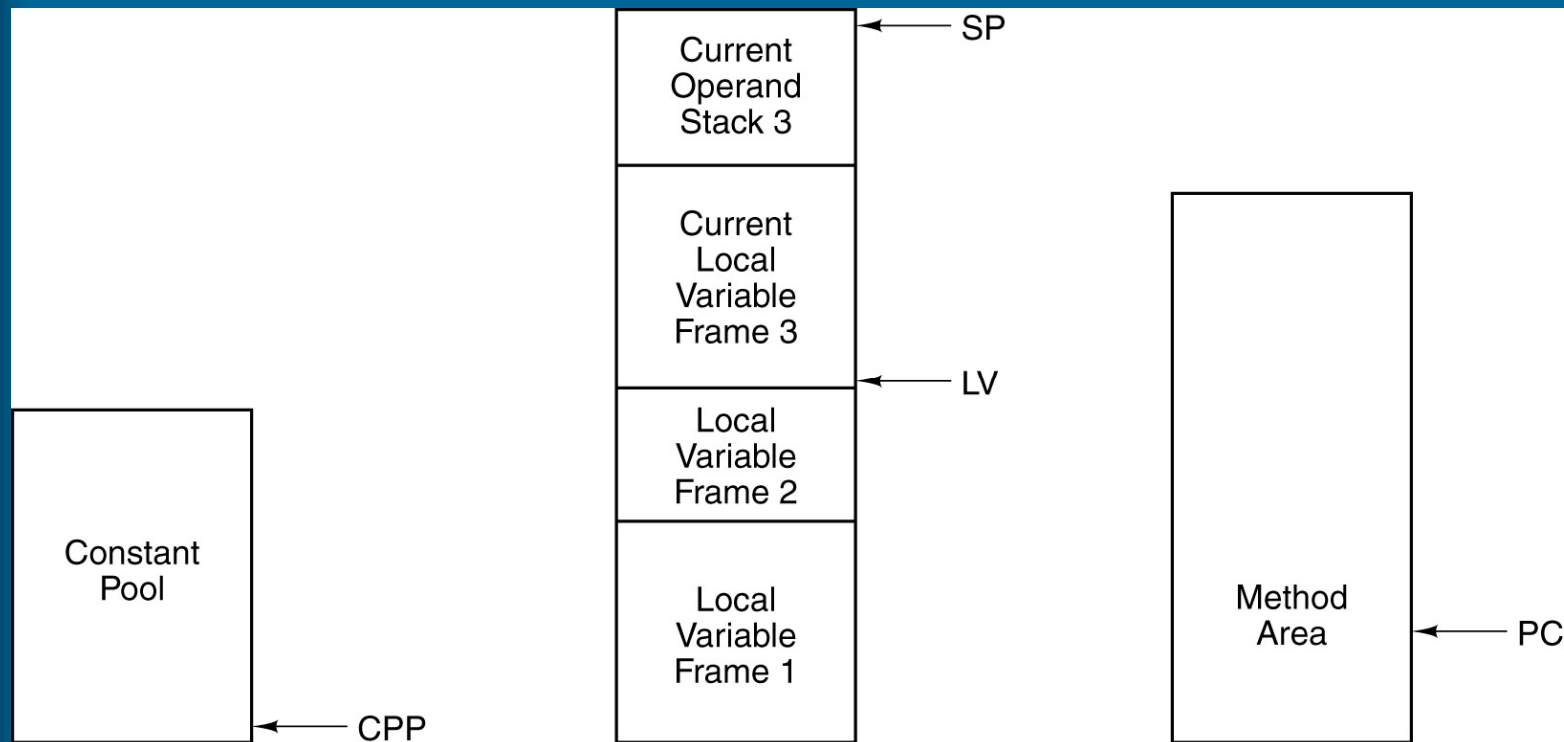
- While *A* is active.
- After *A* calls *B*.
- After *B* calls *C*.
- After *C* and *B* return and *A* calls *D*.

Fig 4-10 [Tane10]. Stacks (2)



Use of an operand stack for doing an arithmetic computation.

Fig 4-10 [Tane10]



The various parts of the IJVM memory.

JVM:n tietorakenteet (jatkuu)

- JVM keko (JVM heap)
 - yhteinen kaikille saman virtuaalikoneen säikeille
 - automaattinen roskienkeruu (garbage collector)
 - ei-käytössä (implisiittisesti ”vapautettu”) oleva muistialue palautetaan uusiokäyttöön (vapaaksi)
 - ei tarvita erikseen *free* operaatiota Java ohjelmassa
 - voi hidastaa suoritusta milloin vain (ongelma?)
 - toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
 - ei tarvitse muodostaa yhtenäistä muistialuetta natiivijärjestelmän keossa
 - tila loppu \Rightarrow OutOfMemoryError

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- JVM metodialue (JVM Method Area)
 - yhteinen kaikille JVM säikeille
 - vastaa tavallista kääntäjän tuottamaa koodisegmenttiä
 - loogisesti osa JVM kekoa
 - toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
 - tila loppu \Rightarrow OutOfMemoryError

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- Javan suoritusaikainen vakioallas (runtime constant pool)
 - joka luokalle (class) ja liittymälle (interface)
 - suoritusaikainen esitystapa tiedoston *class constant_pool* -taulukolle
 - vastaa vähän tavallista symbolitaulua
 - useita erilaisia vakioita (käännösaikaiset literaalit, suor. aikana ratkottavat attribuutit, ...)
 - talletetaan JVM metodialueelle
 - tila loppu \Rightarrow OutOfMemoryError

JVM:n tietorakenteet (jatkuu)

- Natiivimetodien pinot
(Native Method Stacks)
 - toteutus voi käyttää tavallisia pinoja ("C stacks") sellaisten natiivimetodien tukena, jota ei ole kirjoitettu Javalla
 - käytetään myös Java tulkin toteutuksessa
 - ei JVM toteutuksissa, joissa ei natiivimetoodeja
 - toteutuksesta riippuen kiinteän kokoinen tai dynaamisesti laajennettavissa
 - tila loppu \Rightarrow StackOverflowError, OutOfMemoryError

JVM:n tietorakenteet (jatkuu)

ks. Fig. 4-10 [Tane10]

- JVM rekisterit
 - PC osoittaa johonkin JVM metodialueelle
 - CPP osoittaa vakioaltaaseen
 - LV on paikallisten muuttujien kantaosoite (vähän kuten FP ttk-91:ssä)
 - SP osoittaa JVM operandipinon huipulle
 - kaikki rekisterit implisiittisiä, niitä ei erikseen nimetä JVM konekäskyissä

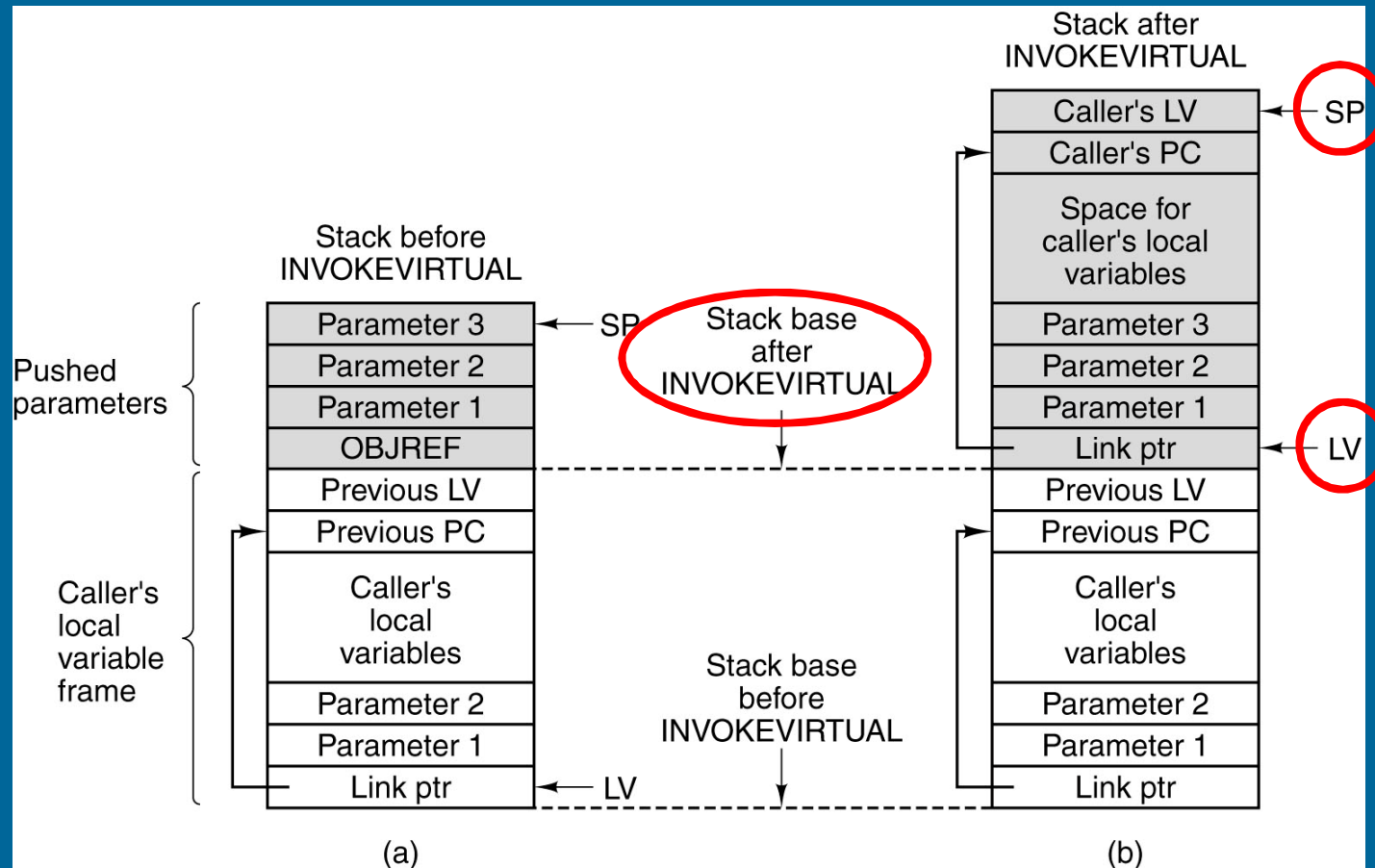
JVM:n tietorakenteet (jatkuu)

ks. Figs 4-12, 4-13 [Tane10]

- JVM kehys (frame, raami)
 - talletetaan JVM pinoon, luodaan metodin kutsun yhteydessä, vapautetaan metodista poistuttaessa
 - paikalliset muuttujat
 - parametrit, paluuarvo ja välitulokset
 - dynaamisen linkityksen toteutusväline
 - keskeytysten toteutusväline

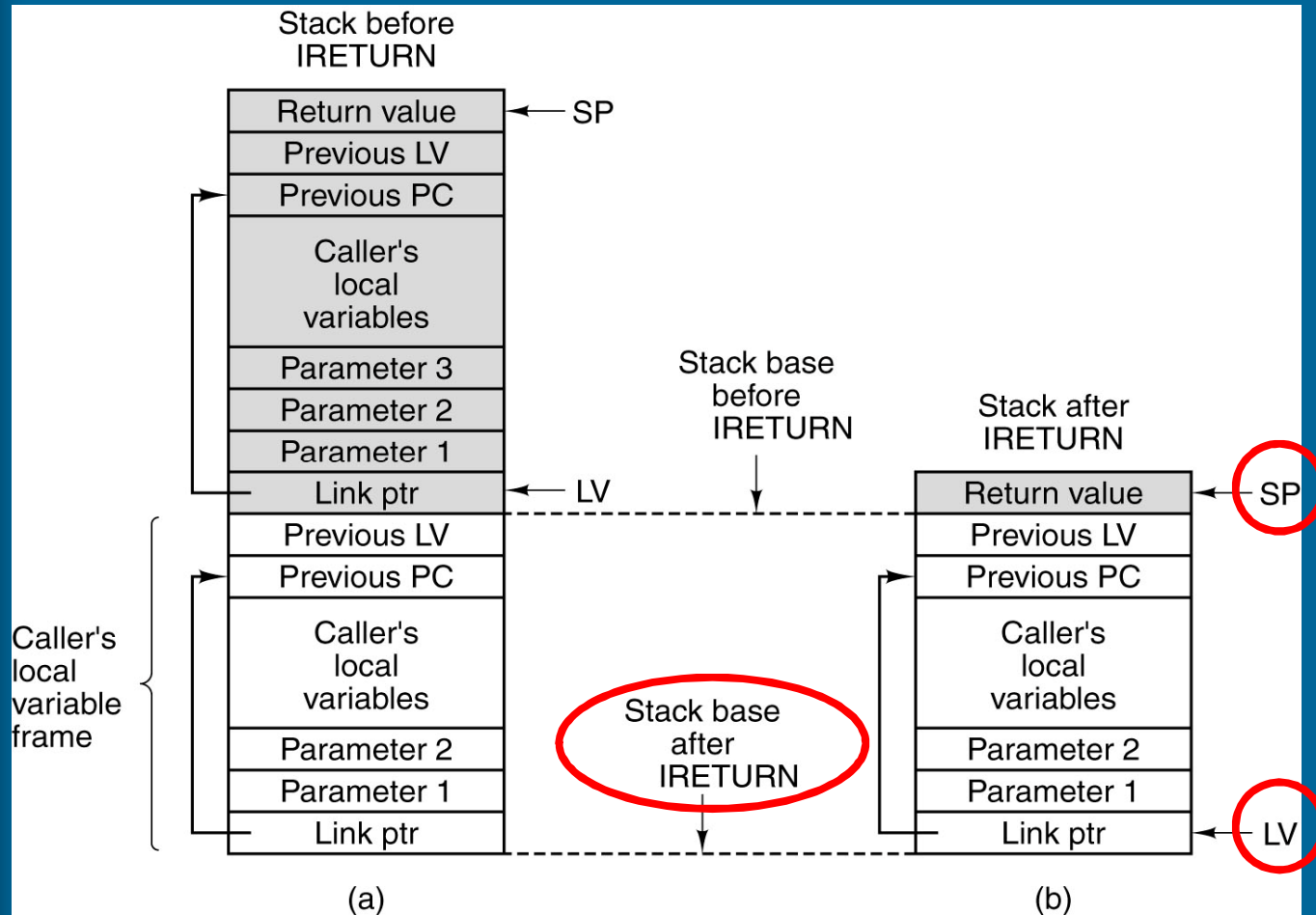
Tane10 Fig 4-12

The JVM Instruction Set (2)



- Memory before executing `INVOKEVIRTUAL`.
- After executing it.

Fig 4-12 [Tane10] The JVM Instruction Set (3)



- Memory before executing IRETURN.
- After executing it.

JVM kehyksen data ⁽¹⁾

- Paikalliset muuttujat sisältävä taulukko ks. Fig. 4-13 [Tane10]
 - viittaukset indeksoituna (0, 1, 2, ...) rekisterin LV suhteen
 - indeksit sanoina
 - kaksi sanaa vaativa muuttuja (long, double) sijoitetaan kahteen peräkkäiseen (32 bittiseen) sanaan
 - big-endian talletus
- Parametrit, paluuarvon ja välitulokset sisältävä operandipino
 - SP osoittaa pinon huipulle
 - pinoarkkitehtuuri (vs. rekisteriarkkitehtuuri)

JVM:n tiedon osoitusmoodit (4)

- Välitön operandi `iINC 2 (34)` `Java: xLoc += 34;`
- Indeksoitu `iINC (2)34` tehollinen muistiosoite (LV) + 2
- Pino-osoitus `iADD` `Java: a1 = a2+a3;`
ks. Fig. 4-9 [Tane99] korvaa pinon kaksi päällä olevaa kokonaislukua niiden summalla
- Taulukko-osoitus pinon kautta `aLOAD 1`
`iLOAD 2`
`iALOAD`
`iSTORE 3` Korvaa pinon pinnalla olevat taulukon alkuosoite ja indeksi k.o. taulukon alkiolla
`Java: a = T[i];`

JVM käskyt

- Peruslaskutoimitukset
 - add, sub, mul, div, rem, neg
- Boolean
 - and, or, xor, shl, shr, ushr
- Pinon hallinta
 - dup, pop, swap, tauluk. luonti, esitystavan muutokset
- Load/Store
 - load, aload, store, astore, push-käskyt
- Vertailut
- Kontrollinsiirrot
- Muut

ks. Fig. 4-11 [Tane06]

Fig 4-11 [Tane10] The JVM Instruction Set (1)

Hex	Mnemonic	Meaning
0x10	BIPUSH <i>byte</i>	Push byte onto stack
0x59	DUP	Copy top word on stack and push onto stack
0xA7	GOTO <i>offset</i>	Unconditional branch
0x60	IADD	Pop two words from stack; push their sum
0x7E	IAND	Pop two words from stack; push Boolean AND
0x99	IFEQ <i>offset</i>	Pop word from stack and branch if it is zero
0x9B	IFLT <i>offset</i>	Pop word from stack and branch if it is less than zero
0x9F	IF_ICMPEQ <i>offset</i>	Pop two words from stack; branch if equal
0x84	IINC <i>varnum const</i>	Add a constant to a local variable
0x15	ILOAD <i>varnum</i>	Push local variable onto stack
0xB6	INVOKEVIRTUAL <i>disp</i>	Invoke a method
0x80	IOR	Pop two words from stack; push Boolean OR
0xAC	IRETURN	Return from method with integer value
0x36	ISTORE <i>varnum</i>	Pop word from stack and store in local variable
0x64	ISUB	Pop two words from stack; push their difference
0x13	LDC_W <i>index</i>	Push constant from constant pool onto stack
0x00	NOP	Do nothing
0x57	POP	Delete word on top of stack
0x5F	SWAP	Swap the two top words on the stack
0xC4	WIDE	Prefix instruction; next instruction has a 16-bit index

The JVM instruction set. The operands *byte*, *const*, and *varnum* are 1 byte. The operands *disp*, *index*, and *offset* are 2 bytes.

Fig 4-11 [Tane10], Compiling Java to IJVM (1)

<code>i = j + k;</code>	1	<code>ILOAD j</code>	<code>// i = j + k</code>	<code>0x15 0x02</code>
<code>if (i == 3)</code>	2	<code>ILOAD k</code>		<code>0x15 0x03</code>
<code>k = 0;</code>	3	<code>IADD</code>		<code>0x60</code>
<code>else</code>	4	<code>ISTORE i</code>		<code>0x36 0x01</code>
<code>j = j - 1;</code>	5	<code>ILOAD i</code>	<code>// if (i == 3)</code>	<code>0x15 0x01</code>
	6	<code>BIPUSH 3</code>		<code>0x10 0x03</code>
	7	<code>IF_ICMPEQ L1</code>		<code>0x9F 0x00 0x0D</code>
	8	<code>ILOAD j</code>	<code>// j = j - 1</code>	<code>0x15 0x02</code>
	9	<code>BIPUSH 1</code>		<code>0x10 0x01</code>
	10	<code>ISUB</code>		<code>0x64</code>
	11	<code>ISTORE j</code>		<code>0x36 0x02</code>
	12	<code>GOTO L2</code>		<code>0xA7 0x00 0x07</code>
	13	<code>L1: BIPUSH 0</code>	<code>// k = 0</code>	<code>0x10 0x00</code>
	14	<code>ISTORE k</code>		<code>0x36 0x03</code>
	15	<code>L2:</code>		

(a)

(b)

(c)

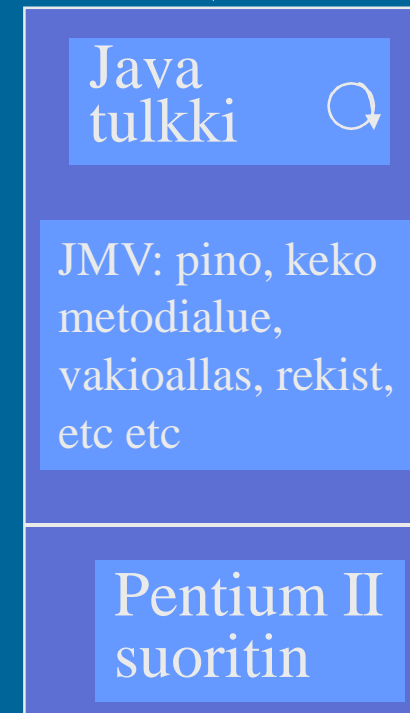
- a) A Java fragment.
- b) The corresponding Java assembly language.
- c) The IJVM program in hexadecimal.

Java tulkki

- Emuloi JVM konekielen käskyjä (byte-koodia)
- Yksi (byte-koodi) käsky kerrallaan
- JVM rekisterit ja muistialueet emuloitu tulkin tietorakenteina muistissa
 - vrt. KOKSI ja TTK-91
- Hidasta, mutta joustavaa

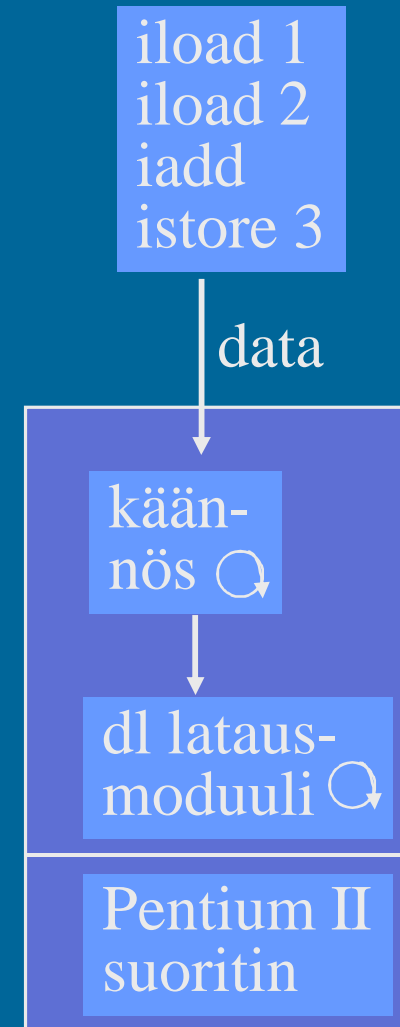
```
iload 1  
iload 2  
iadd  
istore 3
```

data



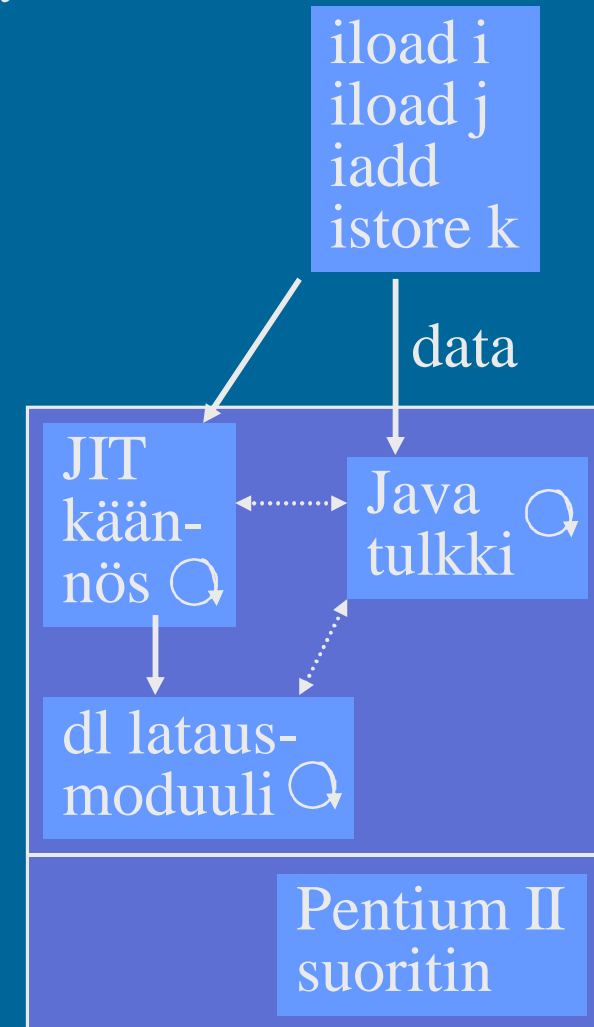
Käännös natiivikoneelle

- (a) Käännetään tavukoodi suoraan natiivikoneen konekielelle ja suoritetaan se normaalin ohjelman tapaan
- (b) Käännetään tavukoodi ensin korkean tason kielelle (esim C), joka sitten käännetään natiivikoneen konekielelle
 - alkuosa riittää tehdä kerran
 - loppuosa on jo valmiina yleensä
- Ongelma: ei dynaamista linkitystä



Java JIT käännös

- JIT = Just-in-Time
- Emulointi ja/tai käännös tilanteesta riippuen
- Käännä luokka natiivikonekielelle dynaamisesti linkitettäväksi moduuliksi, mutta vasta juuri ennen luokan metodin kutsua
- Tarvitsee paljon muistia
- Voi hidastaa suoritusta, jos käännökseen menee enemmän aikaa kuin tulkitsemiseen
 - käännös vasta 2. kutsukerralla?
- JVM rekisterit ja muistialueet emuloitu tulkin tietorakenteina, joita natiivikoodi myös käyttää

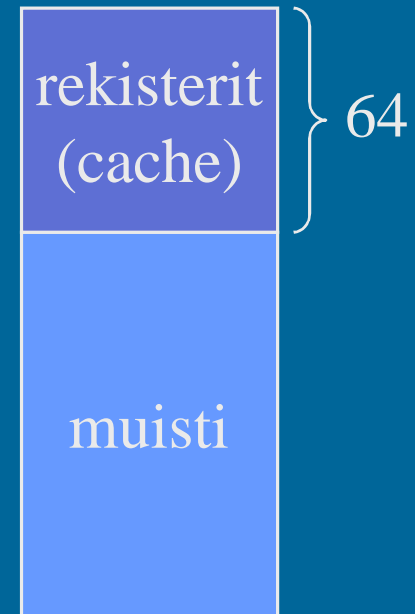
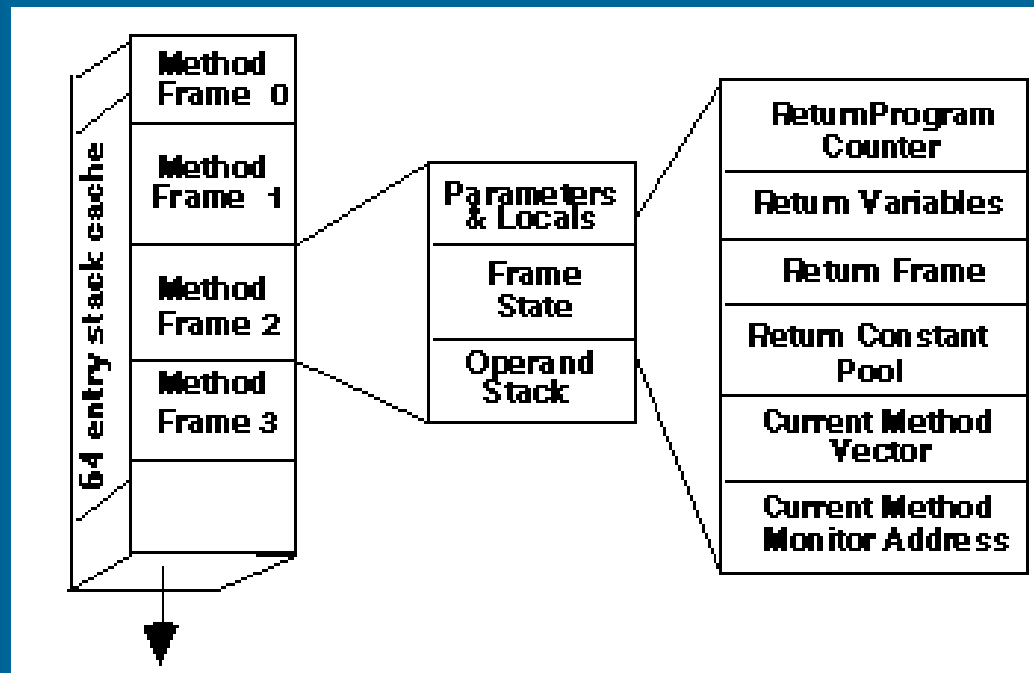


Java suoritin: Sun PicoJAVA II

- Suorittimen määrittely, jonka mukaisessa koneessa byte-koodi -muodossa olevia ohjelmia voidaan sellaisenaan suorittaa
- Valinnainen välimuisti ja liukulukusuoritin
- Kaikki 226 JVM konekäskyä
 - jotkut käskyt toteutettu aliohjelmilla, jotka aktivoidaan keskeytyskäsittelemekanismin avulla
- Myös 115 muuta konekäskyä käyttöjärjestelmän ja muiden ohjelmointikielten toteuttamiseksi

PicoJAVA II pino

- 64 (välimuisti-) laiterekisteriä JVM pinon huipun talletukseen
 - loput JVM pinosta muistissa



Shawn Lauzon,
Survey of the JavaChip

PicoJAVA II rekisterit

- 25 rekisteriä á 32 bittiä
 - PC, LV, CPP, SP (pino kasvaa alaspäin)
 - OPLIM alaraja SP:lle; alitus aiheuttaa keskeytyksen
 - FRAME osoittaa paikallisten muuttujataulukon jälkeen talletettuun metodin paluuosoitteeseen
 - PSW (tilarekisteri)
 - rekisteri, joka kertoo pinon välimuistirekistereiden tämänhetkisen käytön
 - 4 rekisteriä keskeytysten ja break-point'ien käsittelyyn
 - 4 rekisteriä säikeiden hallintaan
 - 4 rekisteriä C ja C++ ohjelmien toteutukseen
 - 2 rajarekisteriä sallitun muistialueen rajoittamiseen
 - suorittimen version numero ja konfiguraatiorekisterit

PicoJAVA ylim. käskyt

- Read/write ylimääräisille rekistereille
- Osoittimien manipulointikäskyt
 - mitä tahansa muistialuetta voidaan suoraan lukea/kirjoittaa
 - tarvitaan C/C++ varten
- C/C++ aliohjelmien kutsu ja paluukäskyt
- Natiivi HW manipulointi
 - tyhjennä välimuisti (osittain? kokonaan?), ...
- Muut käskyt
 - power on/off, ...

PicoJAVA toteutuksia (2)

- Sun microJAVA 701
 - valinnainen välimuisti
 - oma muistiväylä
 - PCI väylä muille laitteille
 - 16 ohjelmoitavaa I/O johdinta
 - näppäimet, LEDit, ...
 - 3 ohjelmoitavaa ajastinta (\Rightarrow kellolaitekeskeytykset)
 - suunnattu halpoihin kannettaviin laitteisiin (kämment mikro, PDA - Personal Digital Assistant)
- Sun ultraJAVA
 - nopeampi, parempi, kalliimpi, ...
 - suunnattu grafiikka- ja multimediasovelluksiin

Muita Java-suorittimia

- JEM (Rockwell Collins)
- PSC1000 (Patriot Scientific)
 - dSys (Saksa), lääketieteellisiä laitteita
- MJ501 (LG Semicon)
 - TV, älykortit
- JSR-001, Real-Time Specification for Java (Java Community Process, "Sun Microsystems")
 - aJile: aJ-80, aJ-100, älykkäät liikkuvat laitteet

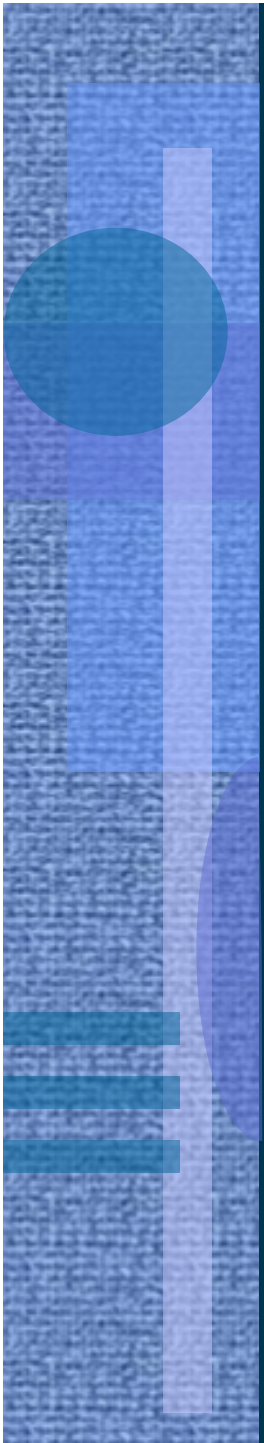


Sun MAJC

- MAJC - Microprocessor Architecture for Java Computing
 - suoritinarkkitehtuurin määrittely
 - tavoitteena suuri nopeus Java, C ja C++ sovelluksille
 - suunnattu multimediasovelluksiin verkossa
 - tukee hyvin JIT-käännöstä

MAJC toteutus: MAJC 5200

- 1-4 suoritinta (2 suorittimen lastu, v. 1999)
- Useiden (peräkkäin kutsuttavien) metodien samanaikainen suoritus eri suorittimilla
 - ennakoivalle (speculative) suoritukselle oma kasa
 - peruutus (rollback), jos ennakoitu suoritus meni pieleen
- 4 säiettä suorituksessa per suoritin
 - säikeen vaihto nopeampaa kuin muistista luku!
 - laiterekisterit 4:lle säikeelle! (hyper-threaded processor)
 - välimuistin hudin aikana suoritetaan muita säikeitä
- VLIW arkkitehtuuri – 4 konekäskyä samanaikaisesti
- Suunnattu interaktiiviseen TV:hen, virtuaalitodellisuussovelluksiin, ...



15.11.2012

Copyright 2012 Teemu Kerola

32

TTK-91 Emulointi

- TTK-91 konekielen emulointi
- Titokoneen komponentti
- Yksi käsky kerrallaan
- TTK-91 koneen rekisterit ja muisti emuloitu tulkin (Titokone) tietorakenteina

```
load R1, 234  
add R1, =5  
mul R1, R2
```

data

TTK-91
emulaat-
tori



Pentium II
suoritin

ks. simulaattorin koodi, proj. Titokone:

<http://www.cs.helsinki.fi/group/nodes/kurssit/tito/2012s/Interpreter.java>
<http://www.cs.helsinki.fi/group/nodes/kurssit/tito/2012s/Processor.java>

-- Luennon 10 loppu --

- Välimuisti
(1965, Maurice Wilkes)
 - IBM S/360 Model 85
 - 1968
 - 256 lohkoa á 64 tavua

