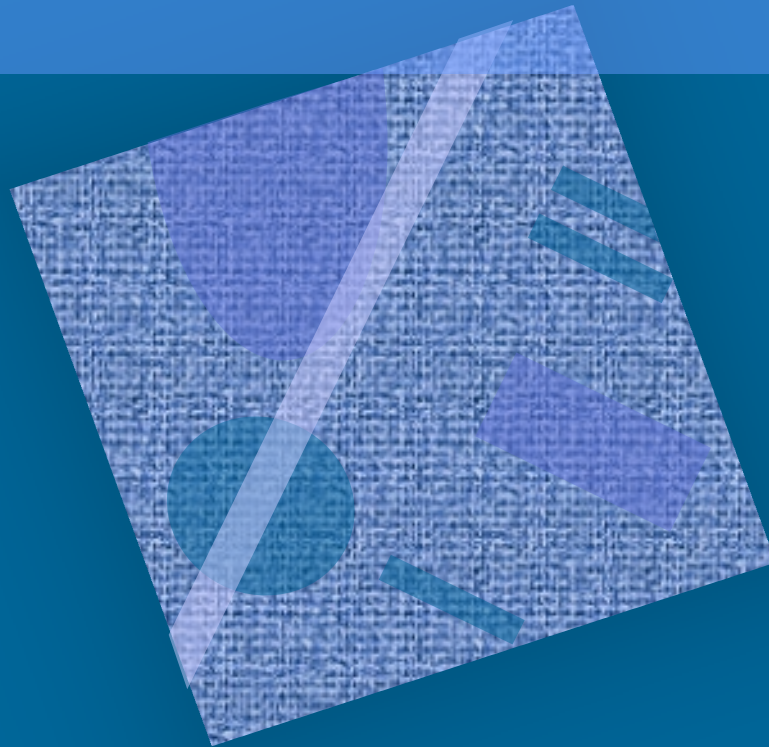


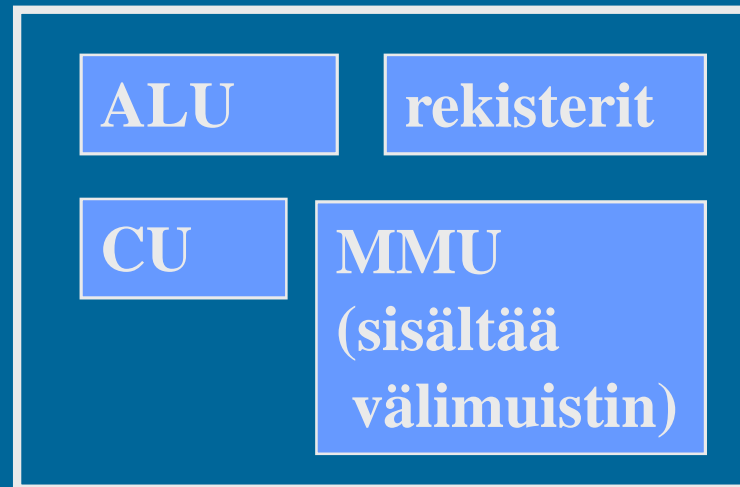
Luento 11

Kertaus ja yhteenveto

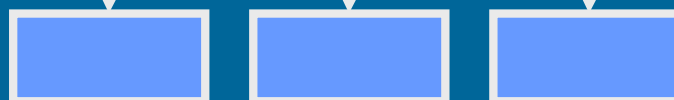


TTK-91 laitteisto

suoritin - CPU



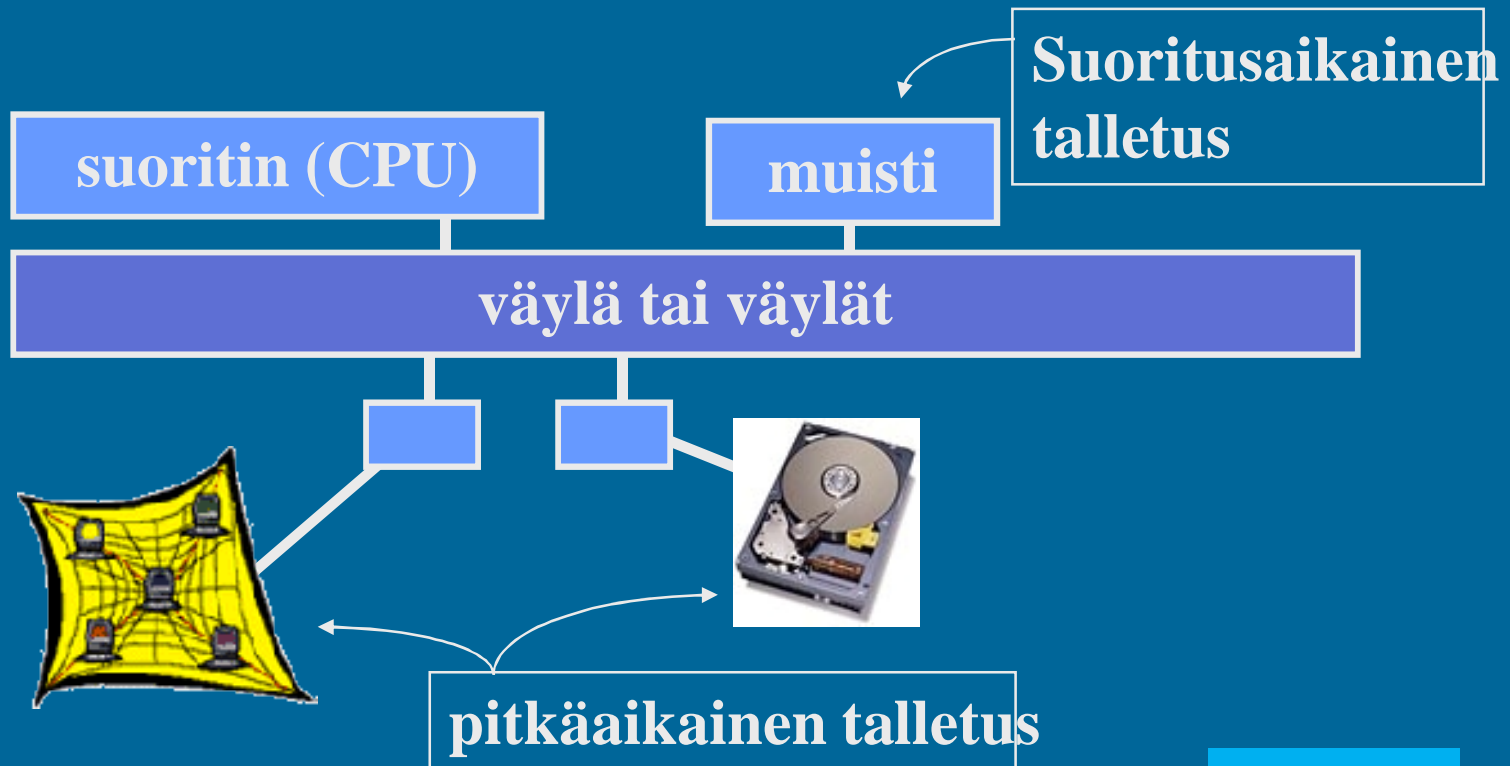
muisti



laiteohjaimet

Tietokoneohjelman sijainti

- Suoritusaikana muistissa
- Muuna aikana esim. levyllä, verkossa, tms.



Nopeuserot: Teemun juustokakku

Rekisterien, välimuistin, muistin, levymuistin ja magneettinauhan nopeudet suhteutettuna juuston haku aikaan juustokakkuu tehdessä?



2008:

15.11.2012

Copyright 2012 Teemu Kerola

4

Ohjelman esitysmuoto: symbolinen konekieli

- Usein symbolisella konekielellä
 - käsky jaettu osiin (kenttiin)
 - joidenkin kenttien arvot kuvattu symboleilla
 - helpompi ihmisten lukea ja kirjoittaa

Symb. konekieli	Konekielinen käsky
LOAD R2, =100	0000 0010 000 00 010 0000 0000 0110 0100
LOAD R1, 100	0000 0010 001 01 000 0000 0000 0110 0100
DIV R1, R2	0001 0100 001 00 010 0000 0000 0000 0000
JZER 6	0010 0010 000 00 000 0000 0000 0000 0110
STORE R1, 228	0000 0001 001 00 000 0000 0000 1110 0100
NOP	0000 0000 000 00 000 0000 0000 0000 0000

Tiedon sijainti suoritusaikana

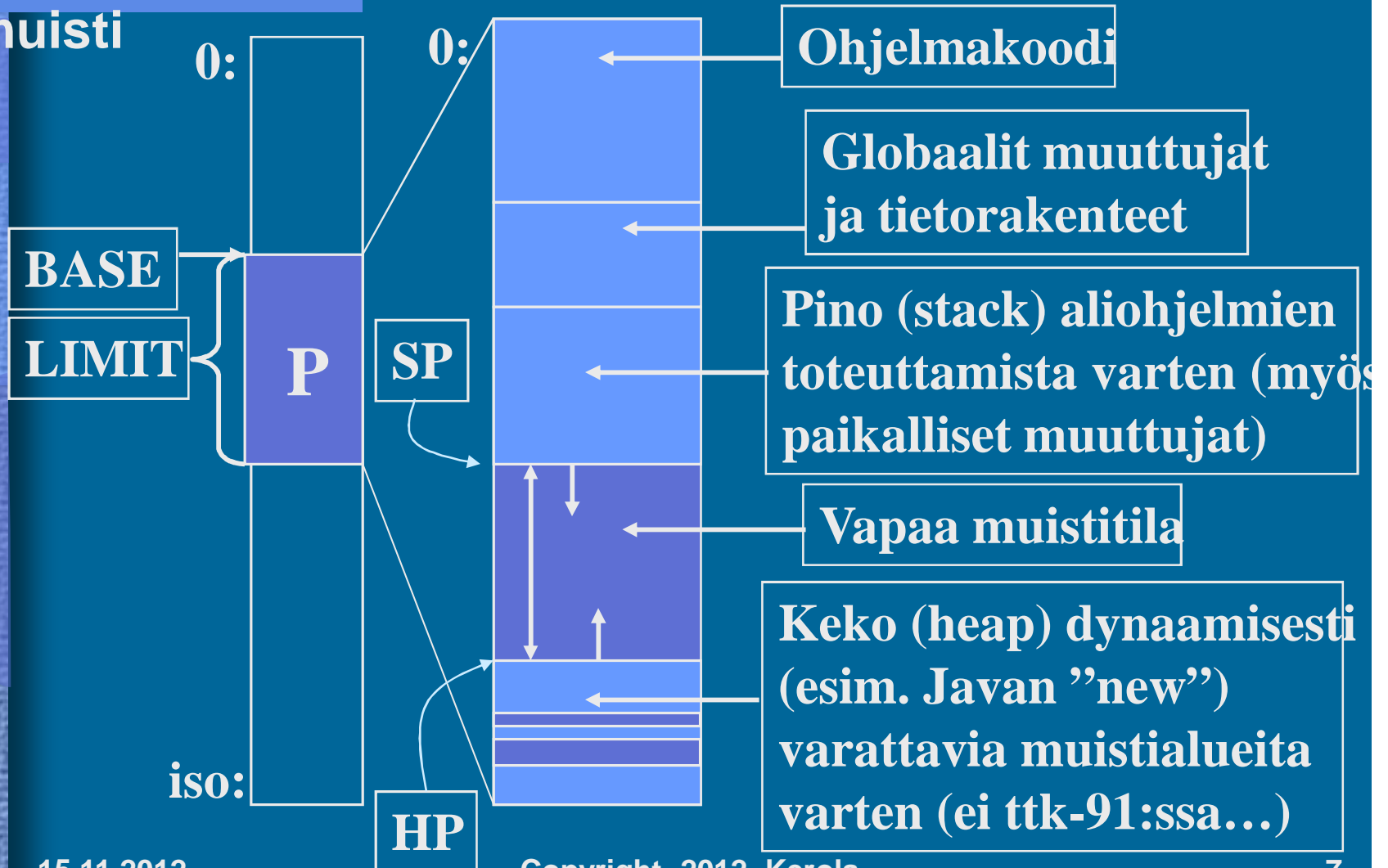
- Rekisteri (nopein)
 - kääntäjä päättää milloin muuttujan arvo on rekisterissä
- Välimuisti (nopea)
 - laitteisto hoitaa automaattisesti joillekin muistialueille
- Muisti (hidas)
 - kääntäjä/lataaja valitsee sijaintipaikan
 - globaali data ohjelman latauksen yhteydessä
 - vakiot konekäskyssä
 - ohjelma sijoittaa suoritusaikana
 - aliohjelmien paikalliset muuttujat, parametrit
 - käyttöjärjestelmä sijoittaa suoritusaikana
 - dynaaminen data keossa suorituksen aikana
- Levy, levypalvelin (liian hidas, ei mahdollista)
 - vaatii käyttöjärjestelmän varusohjelmien apua

Miten tietoon viitataan eri paikoissa?

Muistitilan käyttö ohjelmalle P

Todellinen
fyysinen
muisti

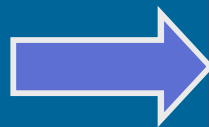
P:n näkemä (virtuaalinen) muisti



Konekielinen ohjelmointi

for (int i=0; i<T; i++)

muuttujat, vakiot
taulukot (2D), tietueet
muistissa, rekisterissä?



valinta, loopit
aliohjelmat, SVC:t
parametrit,
paikalliset muuttujat

```
I      DC      0
      ...
      LOAD R1, =20
      STORE R1, I

      LOAD R2, =0
      LOAD R1, I
      STORE R2, T(R1)

      LOAD R1, I
      ADD   R1, =1
      STORE R1, I

      LOAD R3, I
      COMP R3, =50
      JLES Loop
```

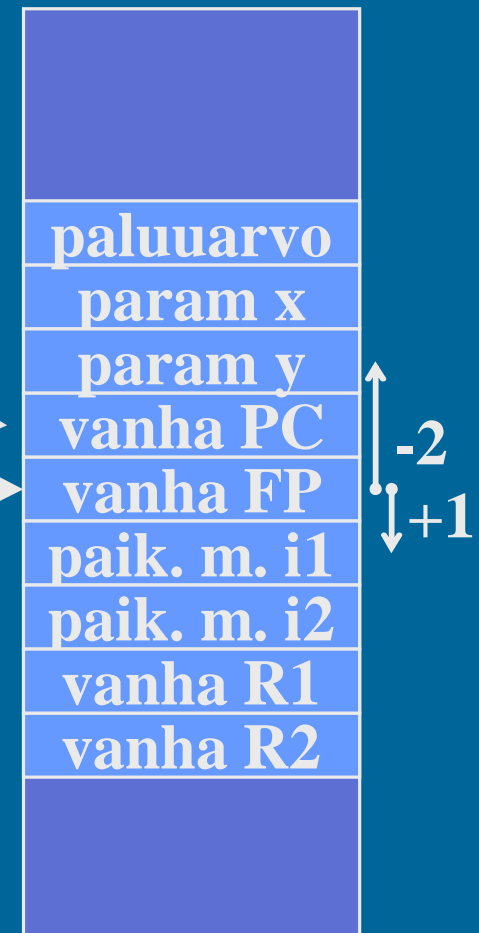

Aliohjelmat, funktiot

- Parametrien ja paluuarvon tyypit
- Parametrien ja paluuarvon välitys
- Paikallisten muuttujien käyttö
- Rekistereiden talletus ja arvon palautus
- Kutsun ja paluun toteutus
- Aktivointitietue, AT-pino

Aktivointitietue (Aktivointitietuepino)

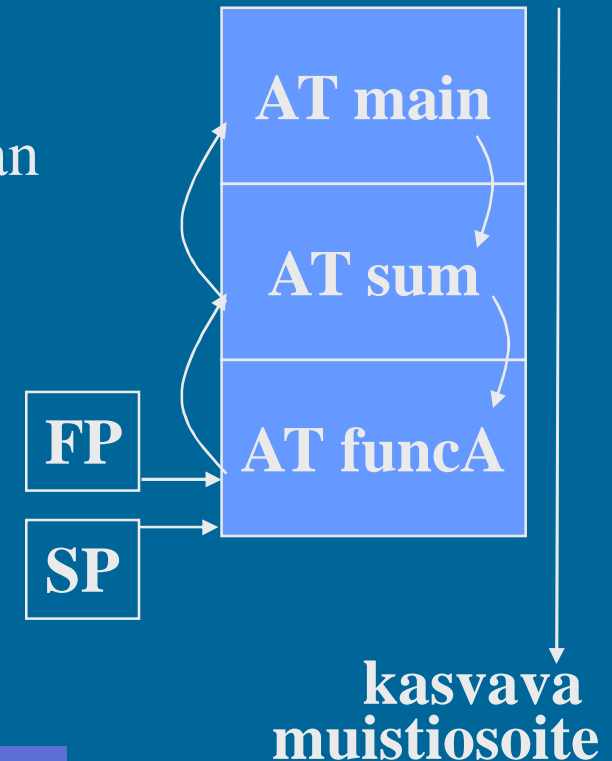
Parametrien
tyyppi?
arvo-, viite- ja
nimiparametrit

- Aliohjelman toteutusmuoto (ttk-91)
 - funktion paluuarvo
(tai kaikki paluuarvot)
 - kaikkien (sisäänmeno- ja ulostulo-)
parametrien arvot
 - paluusoite
 - kutsukohdan aktivointitietue
 - kaikki paikalliset muuttujat ja
tietorakenteet
 - aliohjelman ajaksi talletettujen
rekistereiden alkuperäiset arvot



Aktivointitietue pino muistissa

- Aktivointitietueet (AT) varataan ja vapautetaan dynaamisesti (suoritusaikana) pinosta (muistista)
 - SP (=R6) osoittaa pinon pinnalle
- Aktivointitietuepino
 - FP (R7) osoittaa voimassa olevan AT:n sovittuun kohtaan (ttk-91: vanhan FP:n osoite)
- Pinossa olevaa AT:tä rakennetaan ja puretaan käskyillä:
 - PUSH, POP, PUSHR, POPR
 - CALL, EXIT (SVC, IRET)

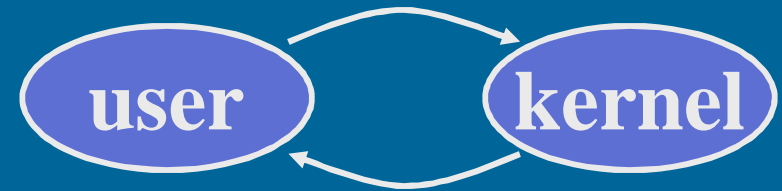


Talleta R0-R5 pinoon

Käskyjen nouto- ja suoritussykli



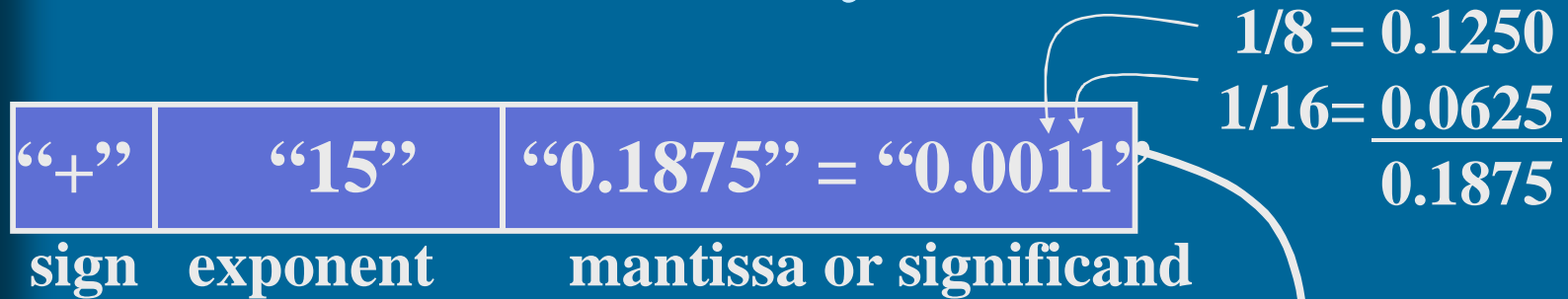
Suorittimen suoritusilat



- Käyttäjätila (user mode, normal mode)
 - voi käyttää vain tavallisia käskyjä
 - voi viitata vain käyttäjän omaan muistiavaruuteen (MMU valvoo)
- Etuoikeutettu tila tai (KJ:n) ytimen tila (kernel mode, privileged mode)
 - voi käyttää kaikkia konekäskyjä, myös etuoikeutettuja (esim. clear_cache, ired)
 - voi viitata kaikkialle muistiin, myös käyttöjärjestelmän ytimeen (kernel)
 - voi käyttää (myös) suoria muistiosoitteita (PA, physical address)

Miten ja milloin tila vaihtuu

Tiedon esitysmuodot



- 1 kokonaisluvut
- 2 liukuluvut
- 3 merkit
- 4 merkkijonot
- 5 (kuvat)
- 6 (äänet)
- 7 ei-standardoitu tieto?
- 8 m
- 9 (i
- 10 suorittimen ymmärtämä tieto?



Keskeytyskäsitteijä

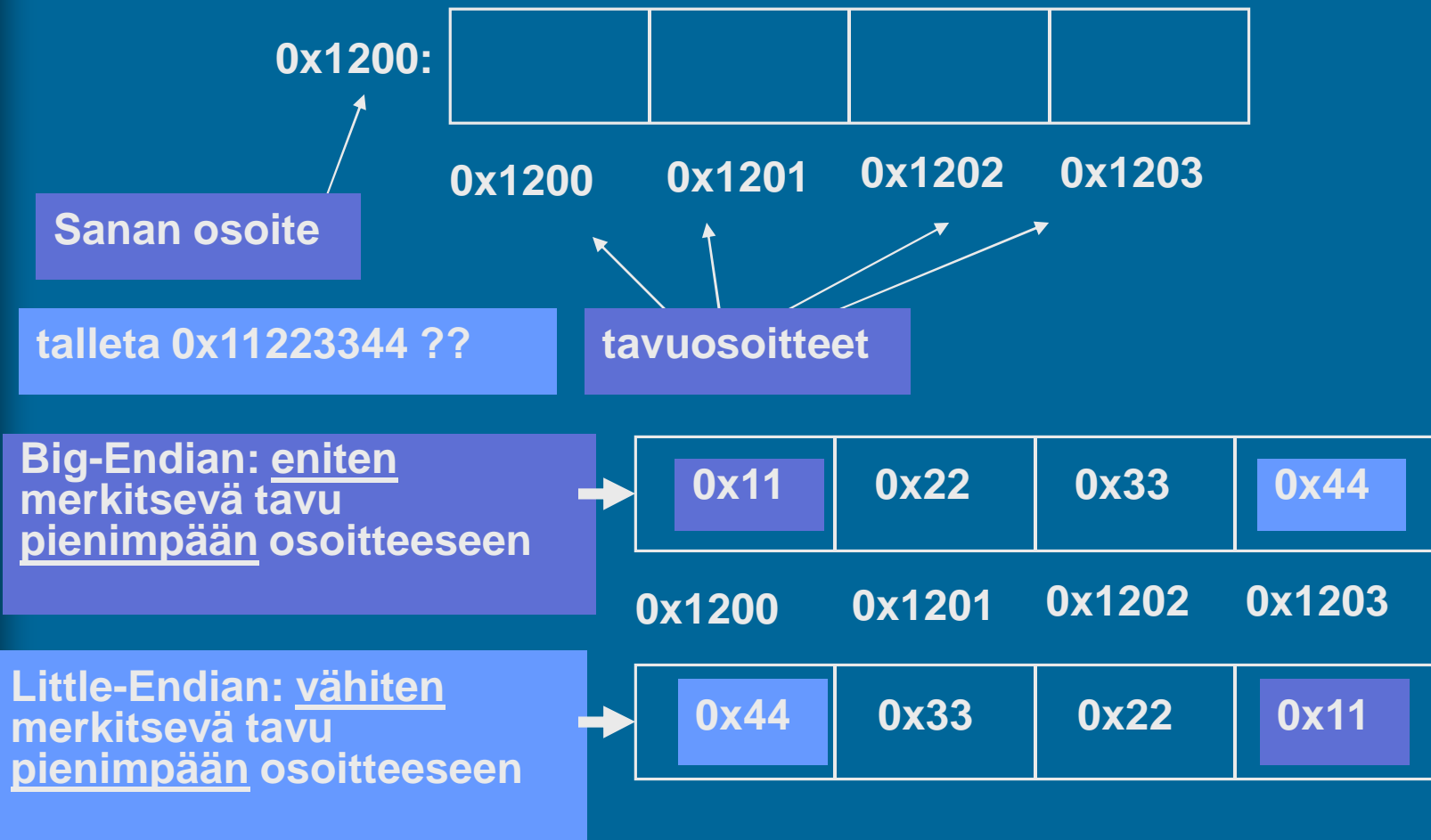
- Osa käyttöjärjestelmää
- Ennen keskeytyskäsitteijään hyppäämistä asetetaan suoritin ja MMU etuoikeutettuun käyttöjärjestelmätilaan (supervisor state)
 - SR:n bitti P on päällä => etuoikeutettu tila eli (P = Privileged) käyttöjärjestelmä tila
 - käyttöjärjestelmätilassa saa viitata mihin tahansa kohtaan muistia (MMU: BASE=0, LIMIT="hyvin iso")
 - käyttöjärjestelmätilassa saa käyttää kaikkia konekäskyjä (esim. IRET tai ClearCache)
- Käsitteijästä paluun yhteydessä MMU:n tila ja suorittimen tila (bitti P) asetetaan ennalleen

Tiedon tyypit

- Kommunikointi ihmisen kanssa
 - kuva, ääni, merkit, ...
- Laitteiston sisäinen talletus
 - kuvaformaattit, ääniformaattit, pakkausstandardit, ...
 - kokonaisluvut, liukuluvut, merkit, merkistöt
 - ohjelmat
- Suorittimen omana lajinaan ymmärtämät tyypit
 - on olemassa konekäskyjä tälle tietotyypille
 - kokonaisluvut
 - liukuluvut (useimmat suorittimet nykyään)
 - totuusarvot (jotkut suorittimet)
 - merkit (jotkut suorittimet)
 - konekäskyt

Big vs. Little Endian

- Miten monitavuiset arvot talletetaan?



Negatiiviset kokonaisluvut

- Etumerkkibitti erikseen

arvo talletus
+57 = 0011 1001

sign bit = MSB
= most significant bit

- Yhden komplementtiesitys

luku -57 = 1011 1001 talletusmuoto

-57 = 1100 0110

“sign” bit

- **Kahden** komplementtiesitys

-57 = 1100 0111

“sign” bit

- Vakiolisäys

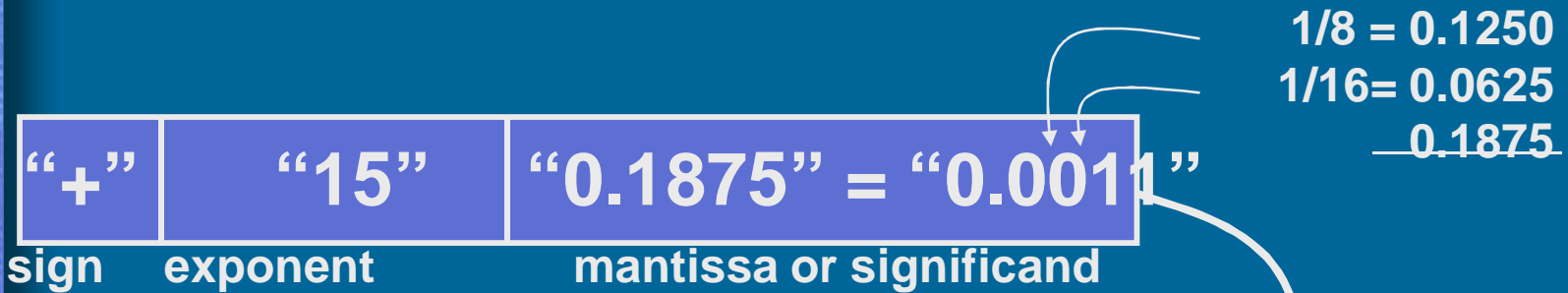
- Esim. lisää 127 ($=2^7 - 1$)
 - yleensä: $2^{\text{bittilkm}-1} - 1$

-57 = 0100 0110
-57 + 127 = 70

- Talleta etumerkittömänä

+57 = 1011 1000
+57 + 127 = 184

IEEE 32-bit FP Standard



- 23 bittiä mantissalle siten, että ...

1) Binääripiste (.) on heti ensimmäisen bitin jälkeen

2) Mantissa on normalisoitu: vasemmanpuolimmainen bitti on 1

3) Vasemmanpuolimmaista (eniten merkitsevä) bittiä (1) ei talleteta (implied bit, piilobitti)

mantissa eksponentti

0.0011 “15”

1.1000 “12”

1000 “12”

24 bitin mantissa!

Miksi käytetään piilobittiiä?

Tiedon muuttumattomuus

- Virheitä tapahtuu
- Otetaan mukaan ylimääräisiä bittejä, joiden avulla virheitä voidaan havaita ja ehkä myös korjata
- Järjestelmä suorittaa tarkistukset automaattisesti joko laitteistotasolla tai ohjelmiston avulla

Virheen korjaava Hamming koodi

Data: oikein **100 1100** virheellinen **110 1100** (parillinen pariteetti)
Bitti nro: 765 4321 765 4321

Pariteettibitti 1 tarkistaa bittejä 1, 3, 5, 7

Pariteettibitti 2 tarkistaa bittejä 2, 3, 6, 7

Pariteettibitti 4 tarkistaa bittejä 4, 5, 6, 7

Taphtuu virhe: bitti 6 muuttuu (flips)

Pariteettibitti 2 tarkistaa bittejä 2, 3, 6, 7: VIRHE

Pariteettibitti 4 tarkistaa bittejä 4, 5, 6, 7: VIRHE

$2+4 = 6 \Rightarrow$ korjaa bitti nro 6

1 = 001
2 = 010
3 = 011
4 = 100
5 = 101
6 = 110
7 = 111

Virheiden tarkistusmenetelmien käyttöalueet

- Mitä lähempänä suoritinta, sitä tärkeämpää tiedon oikeellisuus on
- Sisäinen väylä, muistiväylä
 - virheet lennossa korjaava Hamming koodi
- Paikallisverkko
 - uudelleenlähetyksen vaativa CRC
 - kun tulee virheitä, niin niitä tulee yleensä paljon
 - Hamming koodi ei riitä kuitenkaan
 - pariteettibitti päästää läpi (esim.) 2 virheen paketit

RAM:n kaksi eri teknologiaa

- DRAM: dynaaminen RAM, halvempi, hitaampi, tietoja pitää virkistää vähän väliä (esim. joka 2 ms)
 - tavallinen keskusmuisti (1975-..) useimmissa koneissa
 - toteutettu kondensaattoreilla, jotka ”vuotavat” ...
- SRAM: staattinen RAM, kalliimpi (~10-20x), nopeampi (~10-50x), vie tilaa enemmän, ei vaadi tietojen virkistämistä
 - välimuisti useimmissa koneissa
 - muisti superkoneissa (esim. Cray C-90)
 - toteutettu samantlaisilla logiikkaportteilla (gate) kuin prosessorikin

Muisti- hier- arkia

- Flash?
- SSD?
- Levypal-
velin?
- Pilvi?

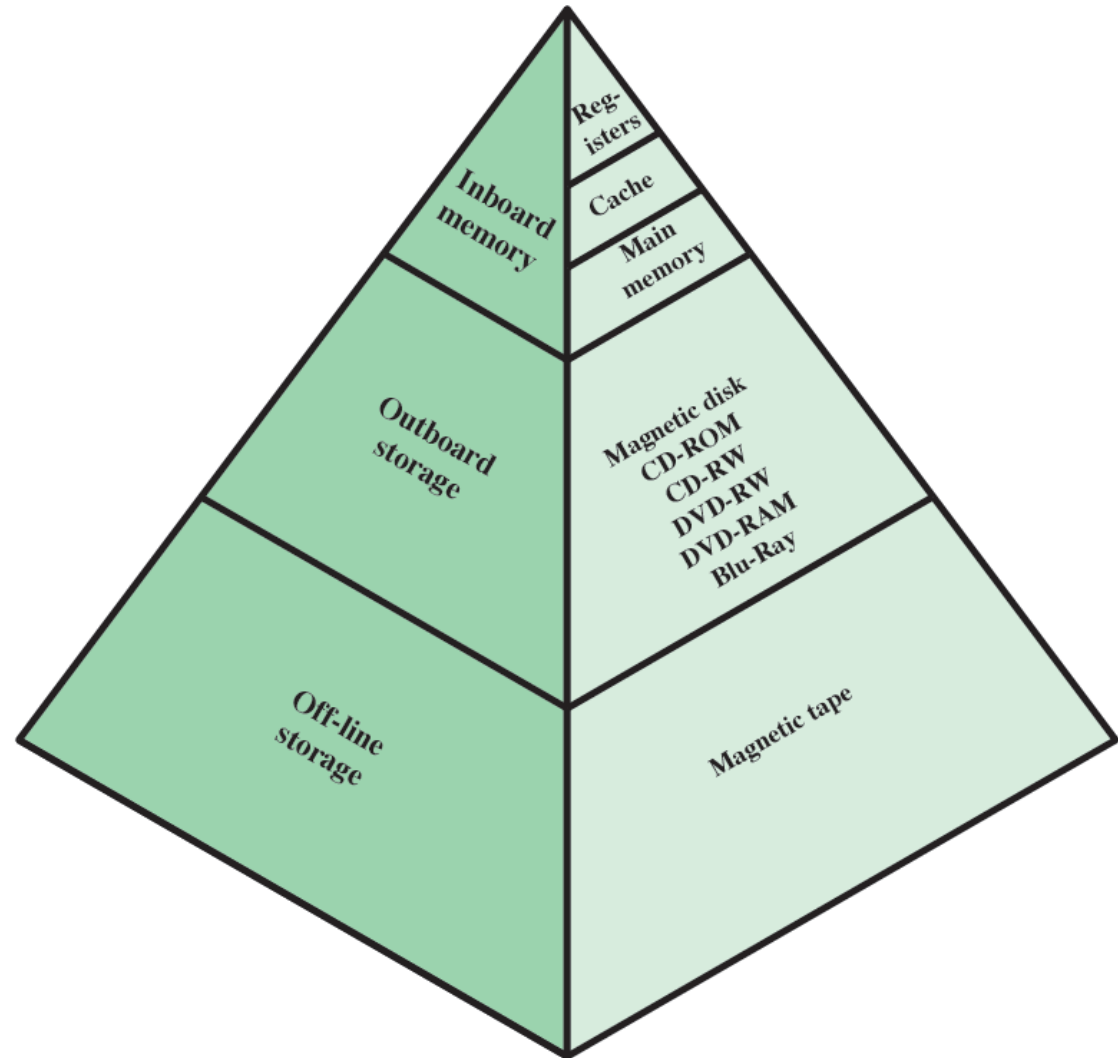
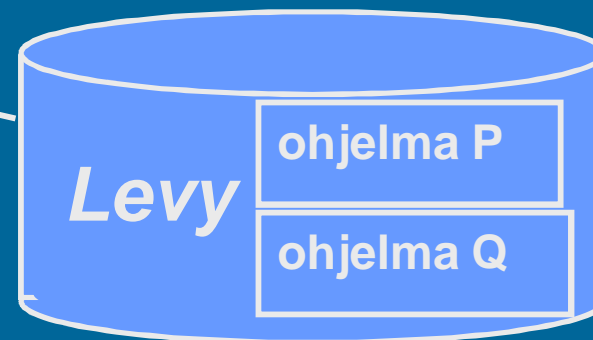
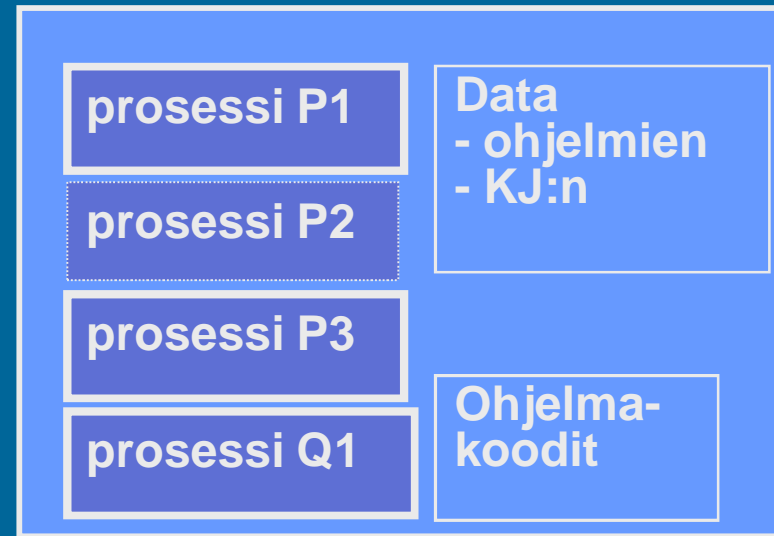
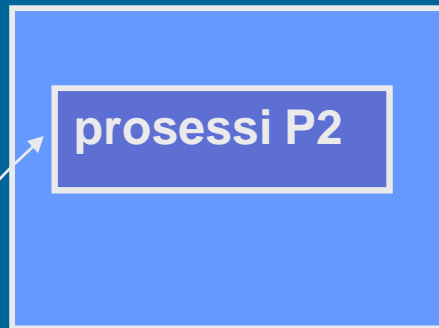


Figure 4.1 The Memory Hierarchy

Prosessi

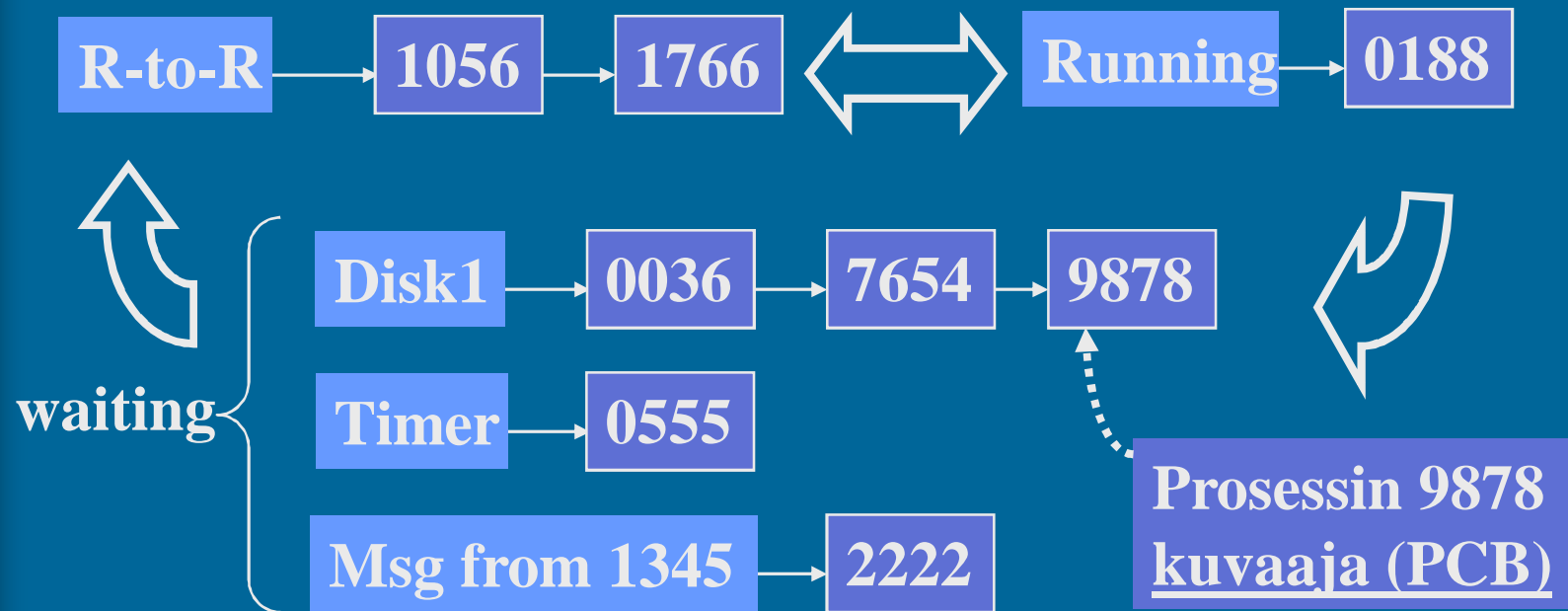
Muisti

Suoritin



pääosa P2:n tiedoista on edelleen muistissa!

Prosessit jonoissa ja PCB



Vuoronanto:

valitse seuraava prosessi Ready-to-Run -jonosta ja
siirrä se suoritukseen CPU:lle

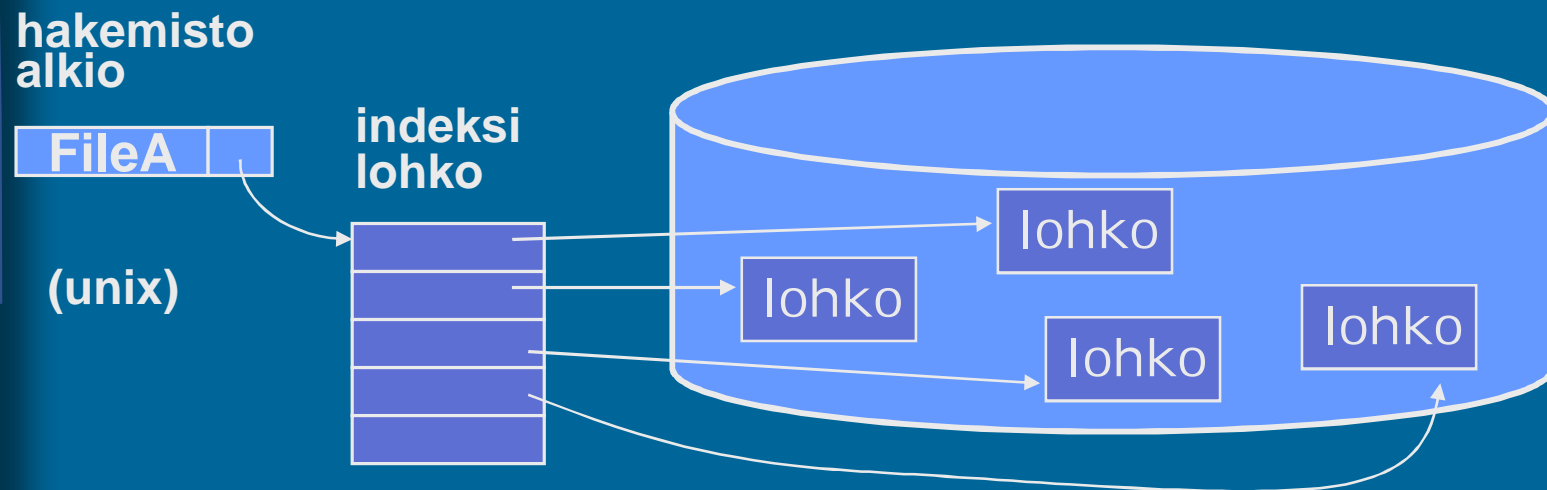
(kopioi tämän prosessin suorittimen tila suorittimelle)

Käyttöjärjestelmän rakenne

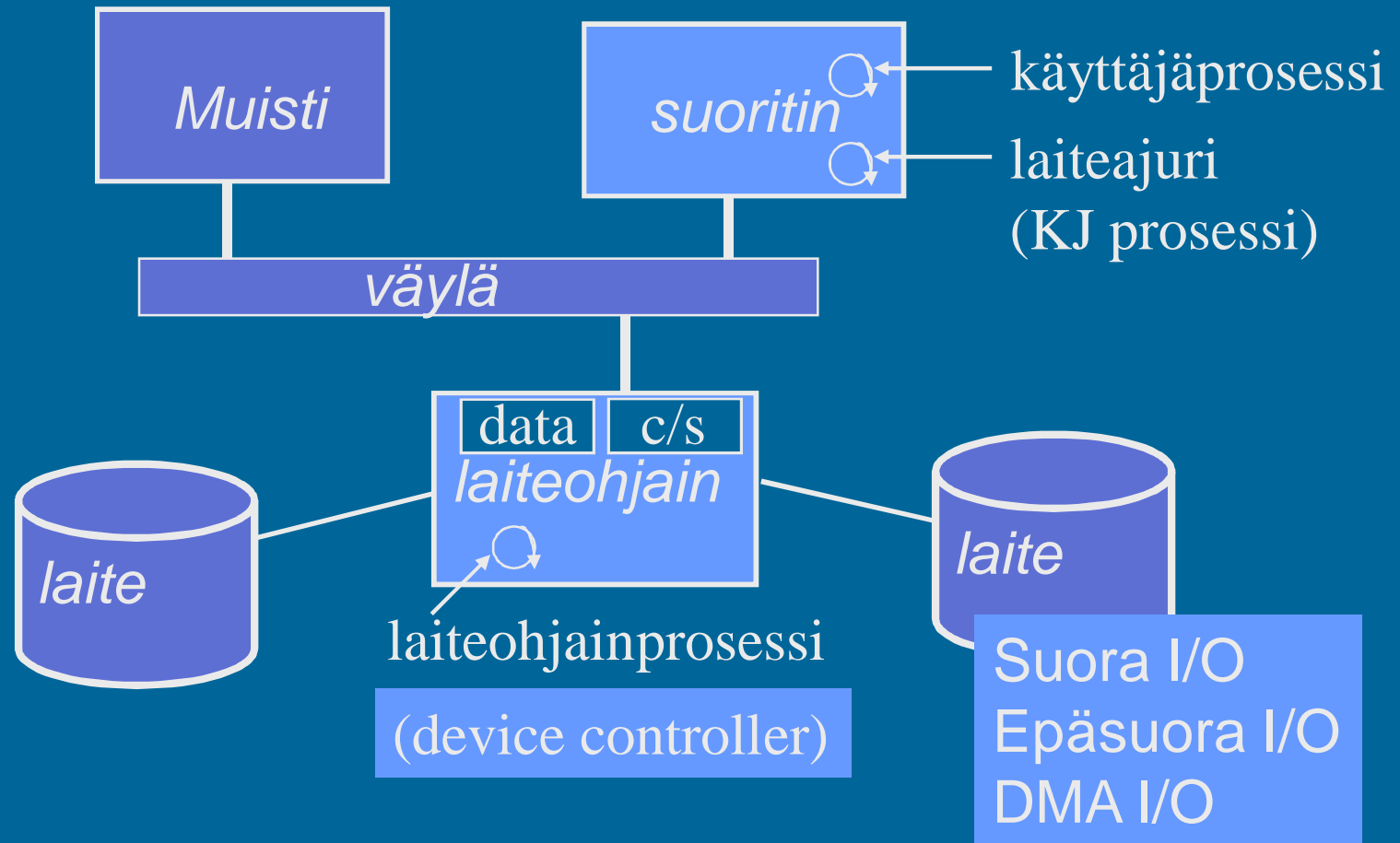
- Prosessien hallinta
- Muistin hallinta
- Tiedostojen ja laitteiden hallinta
- Verkon hallinta

Tiedoston talletus levyille

- Tiedosto koostuu useista lohkoista
 - lohko = 1 tai usea levyn sektori
- Levyn hakemisto
 - tiedoston lohkot
 - luetaan lohkot annetussa järjestyksessä



I/O:n toteutus, laiteohjain ja laiteajuri



Lausekielestä suoritukseen

makrot,
literaalit

Käännös
lausekie-
lestä

Käännösyksikkö `myprog.c`
Lausekielinen ohjelma tai moduuli
symboliset osoitteet

`prog.c`

staatti-
nen ja
dynaa-
minen
linkitys

Linkitys
muiden
ja kirjasto-
moduulien
kanssa

Objektimoduuli `myprog.obj`
Käännetty ohjelma (konekielellä)
lineaariset osoitteet (per moduuli)

`prog.o`

`math.l`

Ajomoduuli `myprog.exe`
lineaariset osoitteet (1 osoiteavar.)
osa puutteellisia (?)

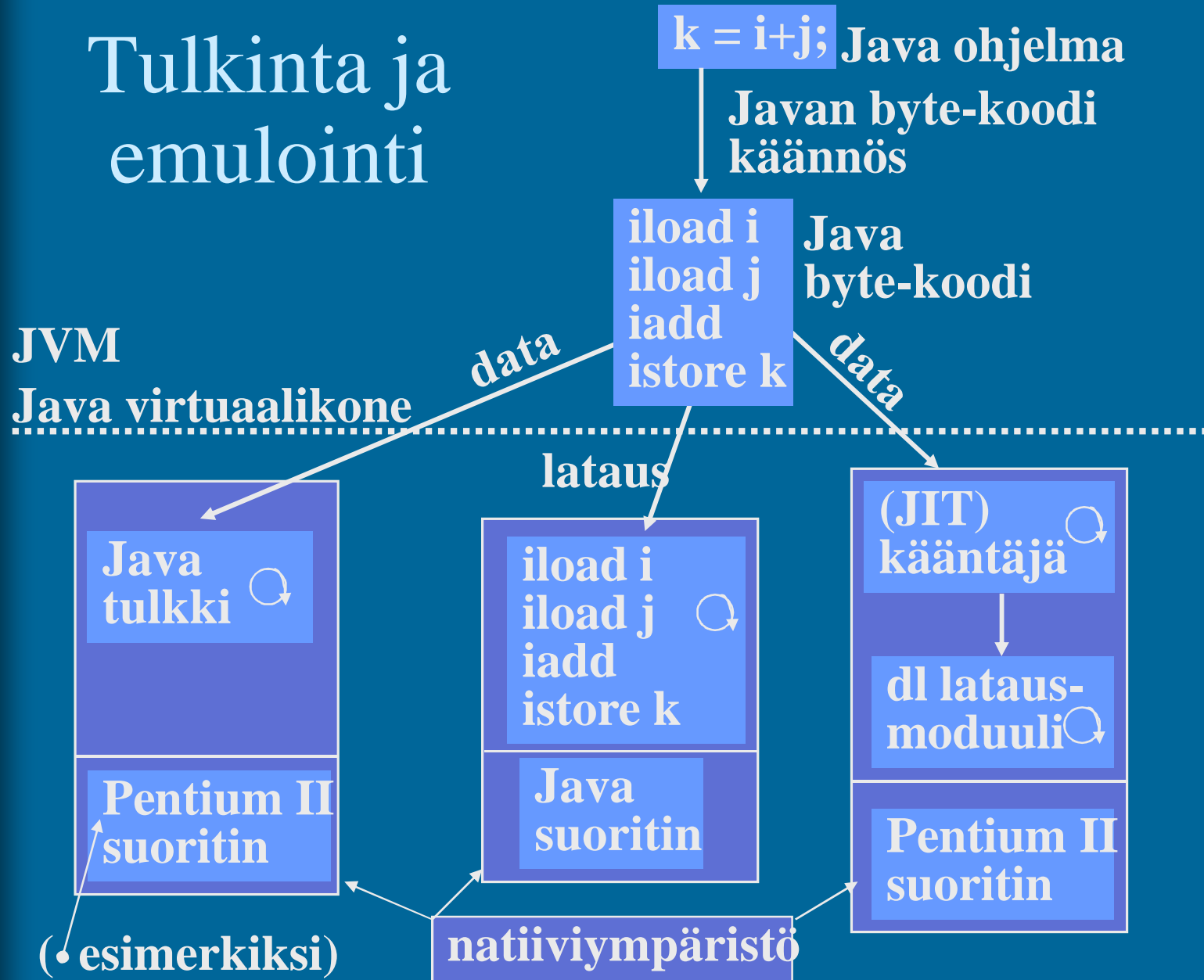
`prog`

Lataus
muistiin
prosessia
varten

Prosessi
Suorituskelpoinen ohjelma
lineaariset osoitteet (virt. os.avar.)

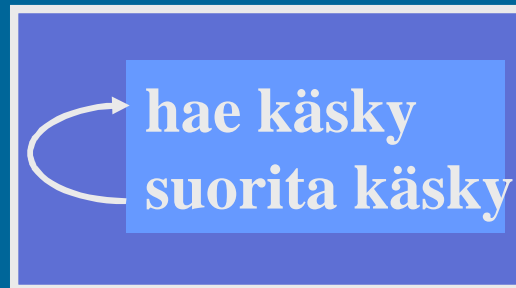
`PCB
(prog)`

Tulkinta ja emulointi

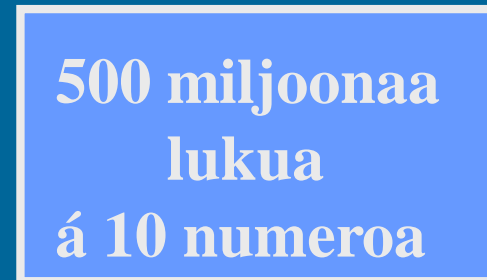


Laskennan teorian perusta (2)

suoritin - CPU

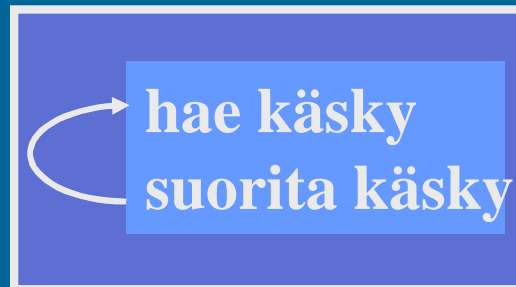


muisti



väylä

suoritin - CPU

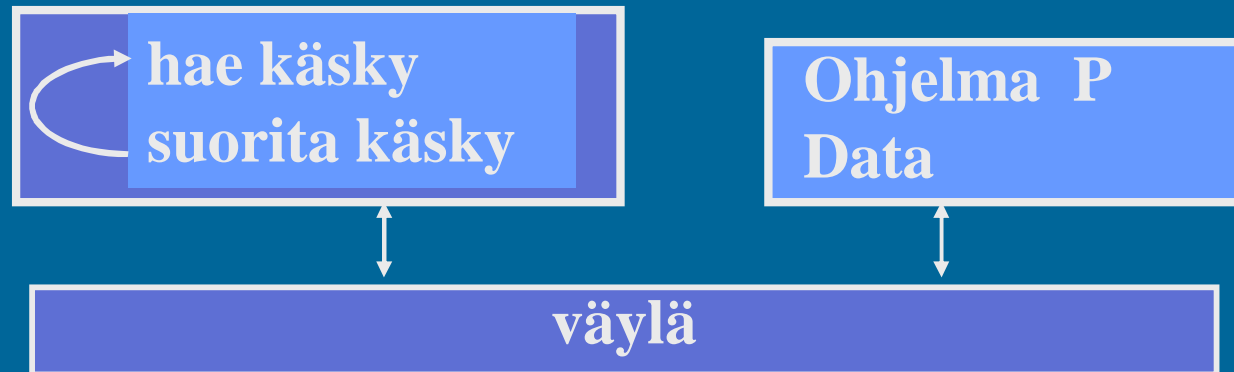


muisti



väylä

Laskennan teoriaa ... (5)



Muistin sisältö
ennen P:n suoritusta:

X = hyvin iso kokonaisluku
(500M numeroa?)

Muistin sisältö P:n
suorituksen jälkeen:

Y = joku toinen hyvin iso luku

P on kokonaislukuarvoinen funktio $P: \mathbb{N} \rightarrow \mathbb{N}$

Ohjelman P es.muoto muistissa: Iso kokonaisluku $P \in \mathbb{N}$

Laskennan teoriaa ...

- Mielivaltaisten ohjelmien ominaisuuksia voi päätellä kokonaislukujen ja niiden välisten funktioiden ominaisuuksista



- **Todistettuja lauseita ohjelmien ominaisuuksista**
 - pätevät kaikille tietokoneille
 - pätevät aina: nyt ja tulevaisuudessa

Laskennan teoriasta ja algoritmianalyysistä todistettuja lauseita ⁽⁴⁾

- Valitaanpa mikä tahansa aikaraja tai muistin koko, niin aina on olemassa sellainen ongelma, että
 - (1) siihen on olemassa ratkaisu ja
 - (2) kaikki ongelman ratkaisevat ohjelmat vievät enemmän aikaa tai muistitilaa kuin ennalta annettu raja
- On olemassa sellaisia ongelmia, että niitä ei voi ratkaista millään tietokoneella
- On olemassa suuri joukko tunnettuja vaikeita ongelmia, joista ei vielä tiedetä, kuinka vaikeita ne oikeastaan ovat

$$P \stackrel{?}{=} NP$$

--
Luennon 11
ja
koko kurssin
loppu
--



<http://lue.kurssikokeeseen.edu/ajoissa.html>

