

Luento 3

Konekielinen ohjelmointi

(TTK-91, KOKSI)

Muuttujat
Tietorakenteet
Kontrolli
Optimointi
Tarkistukset

07/01/2002

Copyright Teemu Kerola 2002

1

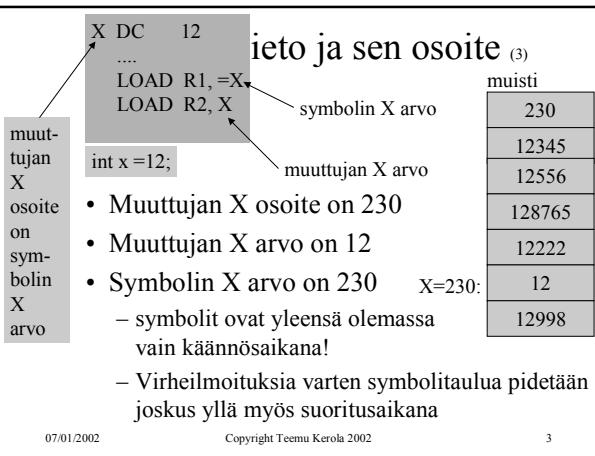
Tiedon sijainti suoritusajana ⁽³⁾

- Muistissa (=keskusmuistissa)
 - iso Esim. 256 MB, tai 64 milj. 32 bitin sanaa
 - hidas Esim. 10 ns
- Rekisterissä
 - pieni Esim. 256 B, tai 64 kpl 32 bitin sanaa
 - nopea Esim. 1 ns TTK-91: 8 kpl + PC + ...
- Probleemi: milloin muuttujan X arvo pidetään muistissa ja milloin rekisterissä?
 - missä pisin muistia? miten siihen viitataan?

07/01/2002

Copyright Teemu Kerola 2002

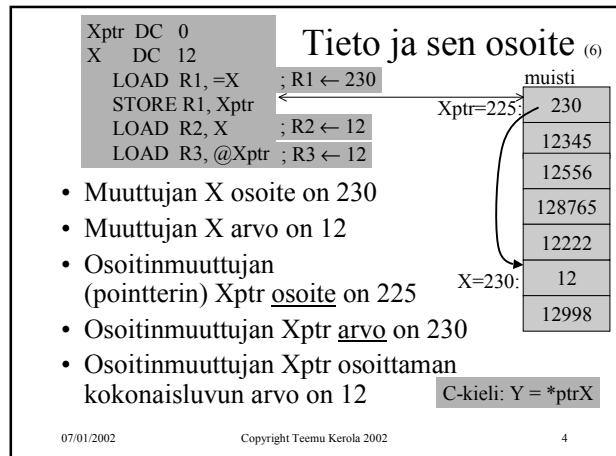
2



07/01/2002

Copyright Teemu Kerola 2002

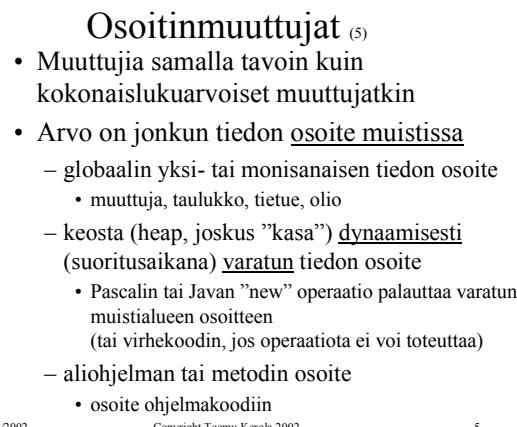
3



07/01/2002

Copyright Teemu Kerola 2002

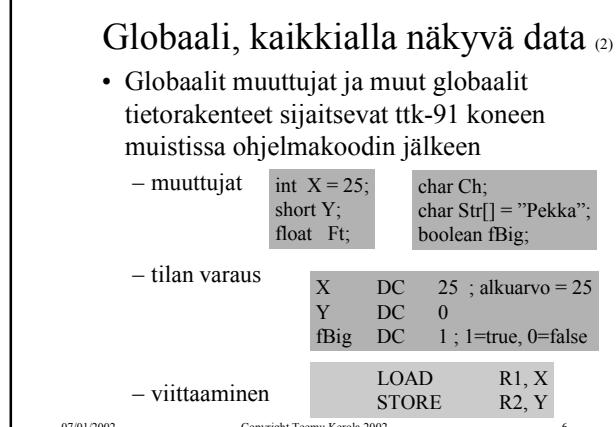
4



07/01/2002

Copyright Teemu Kerola 2002

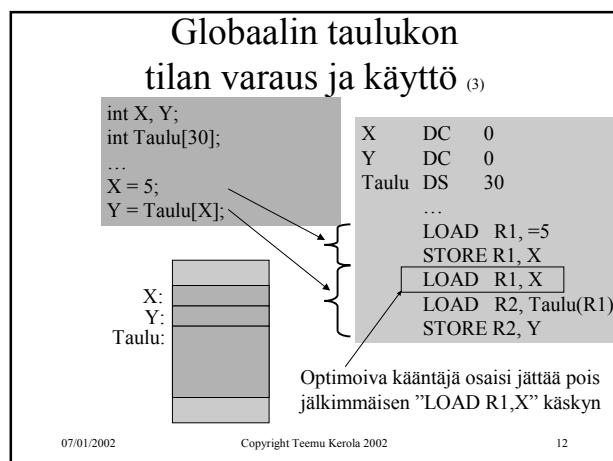
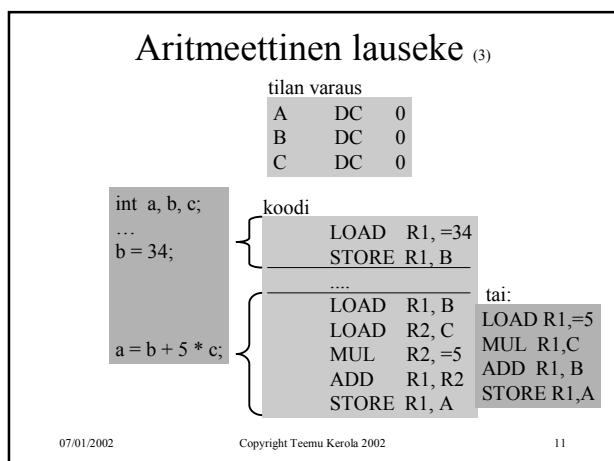
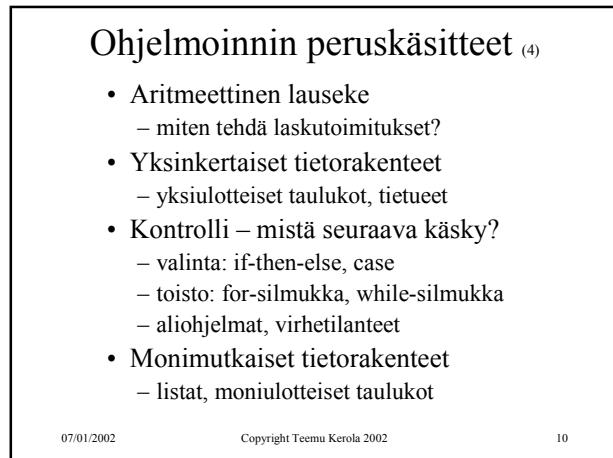
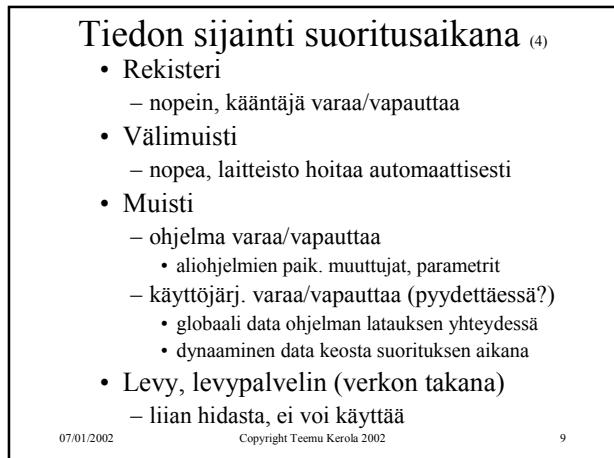
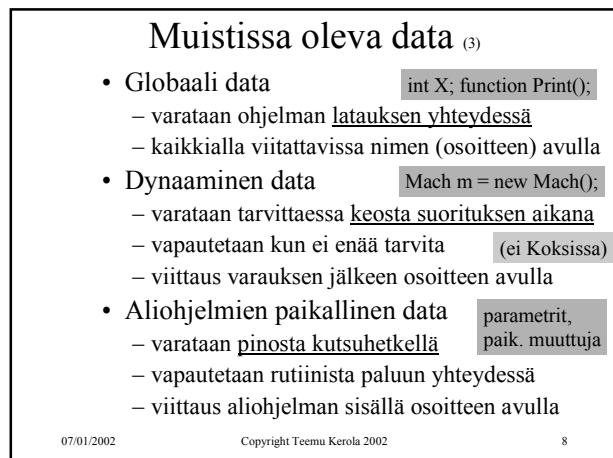
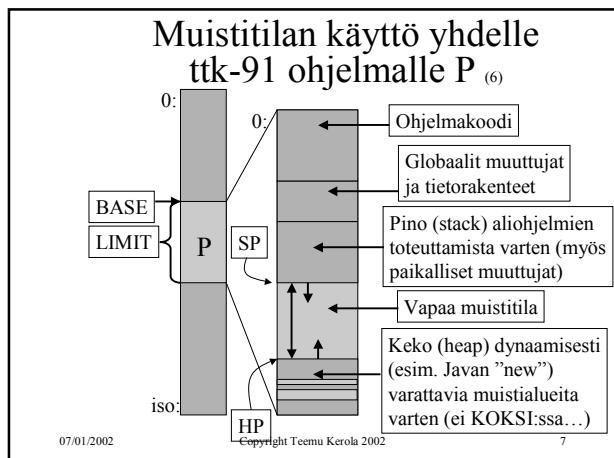
5



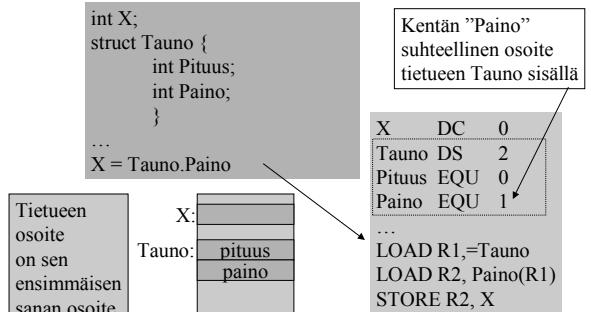
07/01/2002

Copyright Teemu Kerola 2002

6



Globaalien tietueiden tilan varaus ja käyttö ⁽³⁾



07/01/2002

Copyright Teemu Kerola 2002

13

Kontrolli - valinta konekielessä ⁽³⁾

- Ehdoton hyppy
 - JUMP, CALL ja EXIT, SVC ja IRET
- Hyppy perustuen laiterekisterin arvoon (vrt. 0)
 - JZER, JPOS, ...
- Hyppy perustuen aikaisemmin asetetun tilarekisterin arvoon
 - COMP
JEQU, JGRE, ...
Ongelma vai etu: ttk-91:ssä kaikki ALU käskyt asettavat tilarekisterin
 - ADD, SUB, MUL, DIV, NOT, AND, OR, XOR, SHL, SHR

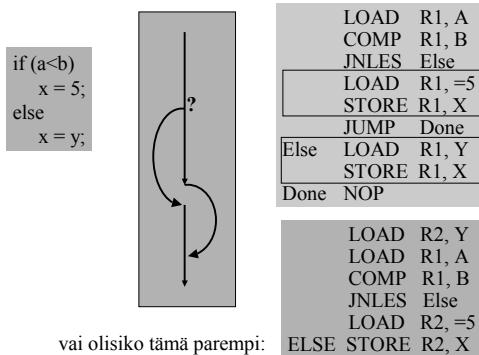
COMP R2, LIMIT
JEQU LOOP

07/01/2002

Copyright Teemu Kerola 2002

14

If-then-else -valinta ⁽²⁾



07/01/2002

Copyright Teemu Kerola 2002

15

Case lauseke ⁽²⁾

```

Switch (lkm) {
    case 4: x = 11;
              break;
    case 0: break;
    default: x = 0;
              break;
}

```

Swi	LOAD R1, Lkm
Vrt4	COMP R1,=4
	JNEQ Vrt0
	LOAD R2, =11
	STORE R2, X
	JUMP Cont
Vrt0	COMP R1, =0
	JNEQ Def
	JUMP Cont
Def	LOAD R2,=0
	STORE R2, X
Cont	NOP

Onko case-tapausten järjestyksellä väliä?

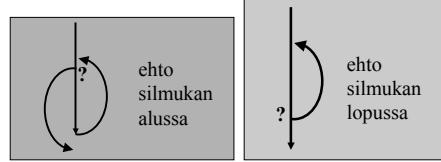
07/01/2002

Copyright Teemu Kerola 2002

16

Toistolausekkeet ⁽²⁾

- For-step-until -silmukka
- Do-until -silmukka
- Do-while -silmukka
- While-do -silmukka
- ...

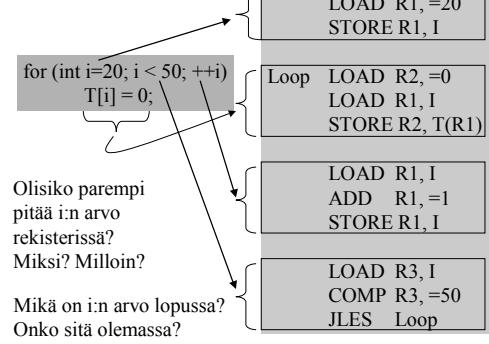


07/01/2002

Copyright Teemu Kerola 2002

17

For lauseke ⁽³⁾



07/01/2002

Copyright Teemu Kerola 2002

18

While-do -lauseke (2)

```
X = 14325;
Xlog = 1;
Y = 10;
while (Y < X) {
    Xlog++;
    Y = 10*Y
}
```

Mitä kannattaa pitää muistissa?

```
LOAD R1,=14325
STORE R1,X
LOAD R1,=1 ; R1=Xlog
LOAD R2,=10 ; R2=Y
While COMP R2, X
JNLES Done
ADD R1,=1
MUL R2,=10
JUMP While
Done STORE R1, Xlog ; talleta tulos
STORE R2, Y
```

Mitä kannattaa pitää rekisterissä ja milloin?

07/01/2002

Copyright Teemu Kerola 2002

19

Koodin generointi (9)

- Kääntäjän viimeinen vaihe
 - voi olla 50% käänösajasta
- Tavallisen koodin generointi
 - alustukset, lausekkeet, kontrollirakenteet
- Optimoitunut koodin generointi
 - käänös kestää kauemmin
 - suoritus tapahtuu nopeammin
 - milloin globaalista/paikallista muuttujan X arvo kannattaa pitää rekisterissä ja milloin ei?
 - Missä rekisterissä X:n arvo kannattaa pitää?

07/01/2002

Copyright Teemu Kerola 2002

20

Optimoitu For lauseke (3)

```
for (int i=20; i < 50; ++i)
    T[i] = 0;
```

```
LOAD R1,=20 ; i
LOAD R2,=0 ; 0
Loop STORE R2, T(R1)
ADD R1,=1
COMP R1,=50
JLES Loop
```

Mitä eroja? Onko tämä OK?
 122 vs. 272 suoritettua käskyä!
 muuttujan i arvo lopussa?
 152 vs. 452 muistiväitetä!

07/01/2002

Copyright Teemu Kerola 2002

21

alkuperäinen koodi

```
I   DC  0
...
LOAD R1,=20
STORE R1,I

Loop LOAD R2,=0
LOAD R1,I
STORE R2,T(R1)

LOAD R1,I
ADD R1,=1
STORE R1,I

LOAD R3,I
COMP R3,=50
JLES Loop
```

Virhetilanteisiin varautuminen (3)

- Suoritin tarkistaa käskyn suoritusajana
 - ”automatiainen”
 - integer overflow,
 - divide by zero, ...
- Generoidut konekäskyt tarkistavat ja
 - explisitiisesti aiheuttavat keskeytyksen tai käyttöjärjestelmän palvelupyyntön tarvittaessa
 - ”manuaalinen”
 - index out of bounds, bad method, bad operand, ihan mitä vain haluat testata!

```
COMP R1, Tsize ; indeksin rajatarkistus
JLES IndexOK
SVC SP,=BadIndex ; käyttöjärj. huolehtii
ADD R2, Taulu(R1); R1 = 12 345 000 ??
```

07/01/2002

Copyright Teemu Kerola 2002

22

Taulukon indeksitarkistus (1)

```
for (int i=20; i < 50; ++i)
    T[i] = 0;
```

```
I   DC  0
T   DS  50 ; data
Tsize DC 50 ; koko
...
```

Voisiko loopin kontrollia ja indeksin tarkistusta yhdistää?
 Optimoiva kääntäjä osaa!

07/01/2002

Copyright Teemu Kerola 2002

23

```
Loop LOAD R1,=20
      STORE R1,I
      LOAD R2,=0
      LOAD R1,I
```

```
ok1 JNNEG R1, ok1
      SVC SP,=BadIndex
      COMP R1, Tsize
      JLES ok2
      SVC SP,=BadIndex
```

```
ok2 STORE R2, T(R1)
```

```
{ LOAD R1,I
  ADD R1,=1
  STORE R1,I, 50 OK!
  LOAD R3,I
  COMP R3,=50
  JLES Loop}
```

Taulukon alaindeksi ei alla nollasta (ei animoitu)

```
for (int i=20; i < 50; ++i)
    T[i] = 0;
```

```
I   DC  0
T   DS  30 ; 30 alkiota
Tlow DC 20 ; alaraja
Thigh DC 50 ; yläraja+1
...
```

T:	T[20]
T+1:	T[21]
T+29:	T[49]

indeksitarkistukset...

07/01/2002

Copyright Teemu Kerola 2002

24

Taulukon alaindeksi ei ala nollasta (3)

```
for (int i=20; i < 50; ++i)
    T[i] = 0;
```

I DC 0
T DS 30 ; 30 alkioita
Tlow DC 20 ;alaraja
Thigh DC 50 ;yläraja+1
...
indeksitarkistukset...

07/01/2002

Copyright Teemu Kerola 2002

```
LOAD R1, =20
STORE R1, I
Loop LOAD R2, =0
LOAD R1, I
SUB R1, Tlow
STORE R2, T(R1)
LOAD R4, I
ADD R4, =1
STORE R4, I
LOAD R3, I
COMP R3, =50
JLES Loop
```

25

Moni-ulotteiset taulukot (3)

- Ohjelmointikieli voi tukea suoraan moni-ulotteisia taulukoita
 $X = \text{Tbl}[i, j]; Y = \text{Arr}[k][6][y+2];$
- Toteutus konekielitasolla aina (useimmissa arkkitehtuureissa) yksilotteinen taulukko
 - vain yksi indeksirekisteri konekäskyssä
- Moniosainen toteutus
 - laske alkion osoite yksi-ulotteisessa taulukossa
 - käytää indeksoitua osoitusmoodia tiedon viittaukseen

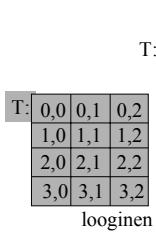
07/01/2002

Copyright Teemu Kerola 2002

26

2-ulotteiset taulukot (6)

```
int[][] T = new int[4][3];
...
Y = T[i][j];
```



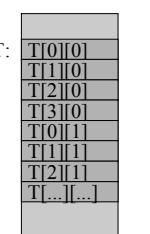
07/01/2002

Copyright Teemu Kerola 2002

27

T DS 12
Trows DC 4
Tcols DC 3 Esimerkki
I=1, J=2 ?
LOAD R1, I
R1 MUL R1, Tcols
R1 ADD R1, J
LOAD R2, T(R1)
STORE R2, Y

Tarkistukset.... ?



Moni-ulotteiset taulukot (4)

- Talletus riveittäin
 - C, Pascal, Java?
- Talletus sarakkeittain
 - Fortran
- 3- tai useampi ulotteiset
 - samalla tavalla!

07/01/2002

Copyright Teemu Kerola 2002

28

R1: -1
R2: 132

Linkitetty lista (8)

First → Data Next → Data Next → Data Next → ...
2-sanainen tietue

First=200:

R1 → 211:
R2: 0

R1 → 222:
R2: 77

R1 → 255:
R2: 33

list_sum.k91

Data	EQU	0 ; suht. osoite
Next	EQU	1
Sum	DC	0
Main	LOAD	R1, First ; ptrRec
	JNEG	R1, Done
Loop	LOAD	R2,=0 ;sum
	ADD	R2, Data(R1)
Done	LOAD	R1, Next(R1)
	JNEG	R1, Loop
	STORE	R2, Sum
	SVC	SP, =HALT

Virhe, bugi! Missä?

07/01/2002

Copyright Teemu Kerola 2002

29

Monimutkaiset tietorakenteet

- 2-ulotteinen taulukko T, jonka jokainen alkio on tietue, jossa neljä kenttää:
 - pituus
 - ikä
 - viime vuoden palkka kunakin kuukautena
 - viime vuoden töissälopäivien lukumäärä kunakin kuukautena
- Talletustapa?
- Viitteet? $X = T[\text{yliopNum}][\text{opNum}].\text{palkka}[\text{kk}];$
- Tarkistukset?

07/01/2002

Copyright Teemu Kerola 2002

30

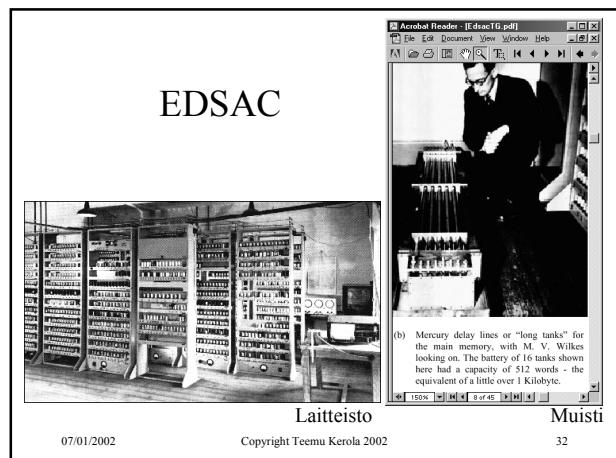
EDSAC

(Electronic Delay Storage Automatic Computer)

- Ensimmäinen toimiva "todellinen" tietokone
 - ohjelma ja data samassa muistissa
 - Maurice Wilkes,
Cambridge University
 - 1949
 - 256 sanan muisti
 - eloopeasäilioteknologia
 - 35-bitin sanat



07/01/2002 Copyright Teemu Kerola 2002 31



EDSAC Simulator

Symbolinen konekieli

PRINT SQUARES

31	T	123	S
enter → 32 E 84 S] As required initial in jump to 84			
33	P	S	Used to keep of subtraction
34	P	S	Power of 10 subtracted
35	P10000	S	For use in binary con
36	P 1000	S	
37	P 100	S	
38	P 10	S	
39	P 1	S	
40	Q	S	
41	π	S	Figures
42	A	40 S	

<http://www.dcs.warwick.ac.uk/~edsac/>

Konekieli

07/01/2002 Copyright Teemu Kerola 2002 33

-- Luennon 3 loppu --

Konrad Zuse: Z1 (1938)

- mekaaninen "laskin", kellotaajuus 1 Hz
- kertolasku 5 s
- datamuisti 64W à 24b
- ohjelma reikäauhalta (filmitä)

Components of the Z1

Memory - 64 words à 22 bits
 Selection Unit
 Memory Block 64 x Exponent à 8 bits
 Memory Block 32 x Mantissa à 8 bits
 Memory Control
 Arithmetic Unit (Floating Point)
 Memory Control
 Memory Control
 Clock Generator
 Punch and Reader
 Program Unit Sign Unit
 Exponent Mantissa Mantissa
 Register R1 Register R2
 Control Unit Output Input

http://irb.cs.tu-berlin.de/~zuse/Konrad_Zuse/en/Rechner_Z1.html

07/01/2002 Copyright Teemu Kerola 2002 34